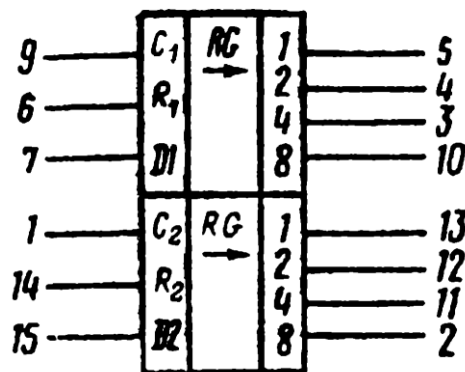


K176IP2

Микросхема представляет собой сдвоенный четырехразрядный статический регистр сдвига. Содержит 316 интегральных элементов. Корпус типа 238.16-1 и типа 2103.16-11, масса не более 1,5 г.



Условное графическое обозначение K176IP2

Назначение выводов: 1 — вход тактовых импульсов регистра 2 C2; 2 — выход 4-го каскада регистра 2 Q8; 3 — выход 3-го каскада регистра 1 Q3; 4 — выход 2-го каскада регистра 1 Q2; 5 — выход 1-го каскада регистра 1 Q1; 6 — вход установки «0» регистра 1, R1; 7 — вход информации регистра 1 D1; 8 — общий; 9 — вход тактовых импульсов регистра 1 C1; 10 — выход 4-го каскада регистра 2 Q4; 11 — выход 3-го каскада регистра 2 Q7; 12 — выход 2-го каскада регистра 2 Q6; 13 — выход 1-го каскада регистра 2 Q5; 14 — вход установка «0» регистра 2 R2; 15 — вход информации регистра 2, D2; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	9 В ± 5%
Выходное напряжение низкого уровня	< 0,3 В
Выходное напряжение высокого уровня	≥ 8,2 В
Входной ток низкого уровня	≥ - 0,5 мкА
Входной ток высокого уровня	< 0,5 мкА
Ток потребления	≤ 100 мкА
Ток потребления в динамическом режиме	≤ 0,3 мА
Частота тактовых сигналов	≥ 2 МГц
Входная емкость	≤ 10 пФ
Сквозность на предельной частоте	> 2
Длительность фронта и среза	≤ 15 мкс