

K555ЛП8

Микросхема представляет собой четыре буферных элемента с тремя состояниями на выходе. Содержит 120 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г.



Условное графическое обозначение K555ЛП8

Назначение выводов: 1 — вход $\bar{W}1$; 2 — вход $X1$; 3 — выход $Y1$; 4 — вход $\bar{W}2$; 5 — вход $X2$; 6 — выход $Y2$; 7 — общий; 8 — выход $Y3$; 9 — вход $X3$; 10 — вход $\bar{W}3$; 11 — выход $Y4$; 12 — вход $X4$; 13 — вход $\bar{W}4$; 14 — напряжение питания.

Электрические параметры

Номинальное напряжение питания 5 В ± 5%
Выходное напряжение низкого уровня ≤ 0,48 В

Выходное напряжение высокого уровня ≥ 2,5 В

Ток потребления ≤ 19,5 мА

Входной ток низкого уровня по выводам

1, 2, 4, 5, 9, 10, 12, 13 ≤ |−0,38| мА

Входной ток высокого уровня по выводам

1, 2, 4, 5, 9, 10, 12, 13 ≤ 3 мкА

Выходной ток низкого уровня в состоянии

«выключено» ≤ |−3| мкА

Входной ток высокого уровня в состоянии

«выключено» ≤ 3 мкА

Потребляемая мощность 110 мВт

Время задержки распространения при включении

по выводам от 2 до 3; от 5 до 6; от 9 до 8;

от 12 до 11 ≤ 18 нс

Время задержки распространения при выключении

по выводам от 2 до 3; от 5 до 6; от 9 до 8;

от 12 до 11 ≤ 15 нс

Время задержки перехода из третьего состояния
 в состояние низкого уровня по выводам от 1 до 3;
 от 4 до 6; от 10 до 8; от 13 до 11 ≤ 25 нс
 Время задержки перехода из третьего состояния
 в состояние высокого уровня по выводам от 1 до 3;
 от 4 до 6; от 10 до 8; от 13 до 11 ≤ 20 нс
 Коэффициент разветвления по выходу 30

Таблица истинности

Вход		Выход
$\bar{W_1} - \bar{W_4}$	$X_1 - X_4$	Y
0	0	0
0	1	1
1	0	Z
1	1	Z