

Расположение выводов

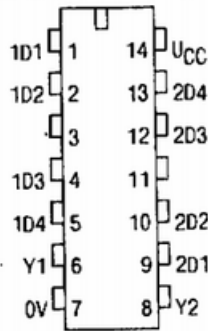


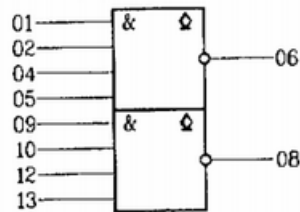
Таблица назначения выводов

01	1D1	Вход
02	1D2	Вход
03	-	-
04	1D3	Вход
05	1D4	Вход
06	Y1	Выход
07	0V	Общий вывод
08	Y2	Выход
09	2D1	Вход
10	2D2	Вход
11	-	-
12	2D3	Вход
13	2D4	Вход
14	UCC	Напряжение питания

Таблица истинности

D1	D2	D3	D4	Y
H	H	H	H	L
L	X	X	X	H
X	L	X	X	H
X	X	L	X	H
X	X	X	L	H

Условно-графическое обозначение



параметры KP1533LA7

Статические параметры KP1533LA7 - SN74ALS22

Обознач.	Наименование параметра	не менее	не более	Ед.Изм.	Режим измерения
<b>U<sub>oL</sub></b>	Выходное напряжение высокого уровня	<b>U<sub>cc</sub>-2</b>		В	<b>U<sub>cc</sub>=4,5В</b> <b>U<sub>IH</sub>=2,0В</b> <b>U<sub>IL</sub>=0,8В</b> <b>I<sub>сн</sub>=0,4мА</b> <b>I<sub>oL</sub>=-0,4мА</b>
<b>U<sub>oH</sub></b>	Выходное напряжение низкого уровня		0,4 0,5	В В	<b>U<sub>cc</sub>=4,5В</b> <b>U<sub>IH</sub>=2,0В</b> <b>U<sub>IL</sub>=0,8 В</b> <b>I<sub>oL</sub>=4мА</b> <b>I<sub>oL</sub>=8мА</b>
<b>I<sub>IH</sub></b>	Входной ток высокого уровня		20	мкА	<b>U<sub>cc</sub>=5,5В</b> <b>U<sub>IH</sub>=2,7В</b>
<b>I<sub>IL</sub></b>	Входной ток низкого уровня		1-0,11	мА	<b>U<sub>cc</sub>=5,5В</b> <b>U<sub>IL</sub>=0,4 В</b>
<b>I<sub>o</sub></b>	Выходной ток	1-301	1-1121	мА	<b>U<sub>cc</sub>=5,5В</b> <b>U<sub>o</sub>=2,25 В</b>
<b>U<sub>ДСI</sub></b>	Прямое падение напряжения на антивзвонном диоде		1-1,51	В	<b>U<sub>cc</sub>=4,5В</b> <b>I<sub>T</sub>=18мА</b>
<b>I<sub>ссн</sub></b>	Ток потребления при высоком уровне выходного напряжения		0,4	мА	<b>U<sub>cc</sub>=5,5В</b>
<b>I<sub>ссл</sub></b>	Ток потребления при низком уровне выходного напряжения		1,5	мА	<b>U<sub>cc</sub>=5,5В</b>

### Динамические параметры KP1533ЛА7 - SN74ALS22

Обознач.	Наименование параметра	не менее	не более	Ед.Изм.	Режим измерения
$t_{plh}$	Время задержки распространения сигнала при выключении		45	нс	$U_{cc}=5,0V \pm 10\%$ $R_L=0,5 \text{ кОм}$ $C_L=50 \text{ пФ}$ $t=2 \text{ нс}$
$t_{plh}$	Время задержки распространения сигнала при включении		18	нс	$U_{cc}=5,0V \pm 10\%$ $R_L=0,5 \text{ кОм}$ $C_L=50 \text{ пФ}$ $t=2 \text{ нс}$

- емкость входа не более 5 пф;
- емкость выхода не более 7 пф;
- допускается подключение к выходам емкости не более 600 пФ, при этом нормы на динамические параметры не регламентируются;
- эксплуатация микросхем в режиме измерения  $I_O$ ,  $U_{CDI}$  не допускается;
- допустимое значение статического потенциала — 200 В;
- допускается кратковременное воздействие (в течение не более 5 мс) напряжения питания до 7 В;
- собственные резонансные частоты микросхем до 20 кГц отсутствуют;
- максимальное время фронта нарастания и время фронта спада входного импульса — не более 1 мкс.