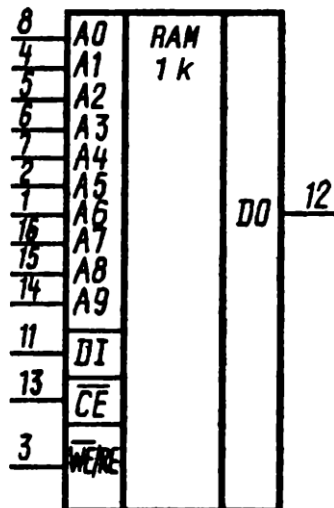


# K565PY2A, K565PY2B, KP565PY2A, KP565PY2B

Микросхемы представляют собой статическое оперативное запоминающее устройство емкостью 1024 бит (1024×1) со схемами управления. Содержат 7142 интегральных элемента. Корпус типа 201.16-11, масса не более 1,8 г и 2103.16-11, масса не более 1 г.



Условное графическое обозначение K565PY2, KP565PY2

Назначение выводов: 1 — вход адресный столбца A6; 2 — вход адресный столбца A5; 3 — вход сигнала запись — считывание  $\overline{WE/RE}$ ; 4 — вход адресный строки A1; 5 — вход адресный строки A2; 6 — вход адресный строки A3; 7 — вход адресный строки A4; 8 — вход адресный строки A0; 9 — общий; 10 — напряжение питания; 11 — выход информационный DI; 12 — выход информационный D0; 13 — вход сигнала разрешения  $\overline{CE}$ ; 14 — вход адресный столбца A9; 15 — вход адресный столбца A8;

## Рекомендации по применению

Допустимое значение статического потенциала 100 В. Коэффициент объединения по выходу не более 4 и 1 вход ТТЛ схемы (типа серии K155). Неиспользуемые в схемном решении входы необходимо подключать к источнику питания  $U_n$  или общей шине. Максимальный входной низкий уровень  $\leq 0,8$  В; минимальный входной высокий уровень  $\geq 2$  В. Формовка выводов не рекомендуется.

## Предельно допустимые режимы эксплуатации

Напряжение питания	$\leq 5,5$ В
Напряжение на любом выводе	$\leq 5,5$ В
Выходной ток низкого уровня	$\leq 2,1$ мА
Выходной ток высокого уровня	$\leq 0,1$ мА

## Электрические параметры

Номинальное напряжение питания	5 В ±10%
Напряжение низкого уровня сигнала выходной информации	≤ 0,35 В
Напряжение высокого уровня сигнала выходной информации	≥ 2,3 В
Ток потребления	≤ 60 мА
Ток утечки на входе (на выходе)	≤ 2 мкА
Потребляемая мощность	≤ 385 мВт
Время выборки адреса, время цикла записи, время цикла считывания:	
КР565РУ2А	≤ 400 нс
КР565РУ2Б	≤ 800 нс
Длительность сигнала адреса:	
КР565РУ2А	≥ 600 нс
КР565РУ2Б	≥ 1000 нс
Время сдвига сигнала записи (сигнала разрешения) относительно сигнала адреса:	
КР565РУ2А	30...60 нс
КР565РУ2Б	≥ 200 нс
Длительность сигнала считывания:	
КР565РУ2А	≥ 120 нс
КР565РУ2Б	≥ 250 нс
Длительность сигнала разрешения:	
КР565РУ2А	≥ 280 нс
КР565РУ2Б	≥ 550 нс
Время удержания сигнала информации относительно сигнала выбора адреса строк, столбцов:	
КР565РУ2А	≥ 600 нс
КР565РУ2Б	≥ 1000 нс
Время выборки разрешения:	
КР565РУ2А	≥ 220 нс
КР565РУ2Б	≥ 500 нс
Время перехода при включении и выключении	≤ 40 нс
Входная емкость	≤ 7 пФ
Выходная емкость	≤ 12 пФ