

K561ЛН2

Цифровая микросхема КМОП логики, производства еще советских времен в корпусе DIP-14.

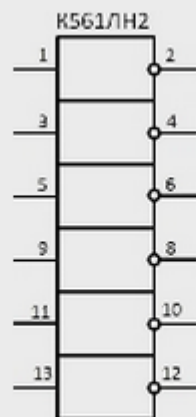
Состоит из шести логических элементов-инверторов НЕ.

Микросхема широко применяется в промышленных и радиолюбительских устройствах. Хорошо зарекомендовала себя как ретранслятор логических уровней. Так как диапазон питаний довольно широк, то данную микросхему часто используют для согласования сигналов КМОП на выходе с ТТЛ на входе, при условии питания микросхемы 5 вольт.

Кроме того к выходам допускается подключение нагрузки в виде двух ТТЛ входов.

Нумерация выводов начинается от ключа на корпусе против часовой стрелки. По уровню сигналов совместима с микросхемами КМОП логики серий 40xx/К561 и ТТЛ логики серий 74/К155 при условии питания 5 вольт.

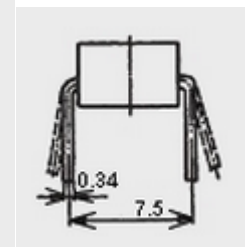
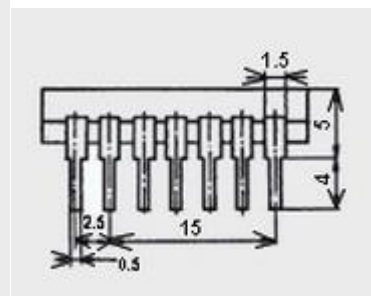
Аналоги K561ЛН2 – CD4049A (по характеристикам), CD4069 (по цоколевке).



Распиновка K561ЛН2



**Цоколевка
K561ЛН2**



Параметры К561ЛН2

Наименование параметра	Значение, при $U_{пит} =$		
	5В	10В	15В
Напряжение питания ($U_{пит}$)	3 - 18В		
Ток потребления ($I_{пот}$), при $U_{пит.} = 15В$	<2мкА		
Потребляемая мощность (P_d), при $U_{пит.} = 15В$	<30мВт		
Входное напряжение при лог.0	1,5В	3В	4В
Входное напряжение при лог.1	3,5В	7В	11В
Выходное напряжение при лог.0	0,95В	2,9В	...
Выходное напряжение при лог.1	3,6В	7,2В	...
Время нарастания лог.1	<120нС	<90нС	...
Время спада лог.1	<110нС	<50нС	...
Входной ток	<0.1мкА		
Выходной ток	1,25мА		
Диапазон рабочих температур	-40 +85С		