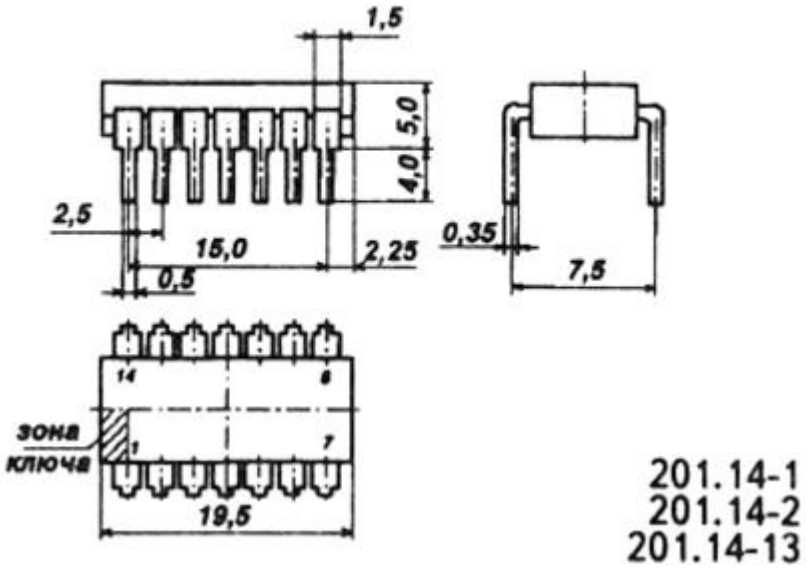
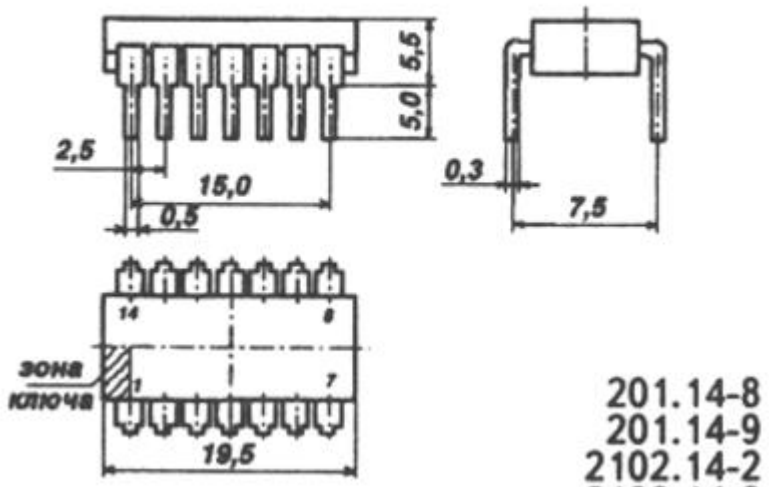
Микросхема представляет собой четыре буферных логических элемента 2И-НЕ с открытым коллектором с высокой нагрузочной способностью. Корпус К155ЛА13 типа 201.14-1, масса не более 1 г и у КМ155ЛА13 типа 201.14-8, масса не более 2,2 г.

Корпус ИМС К155ЛА13



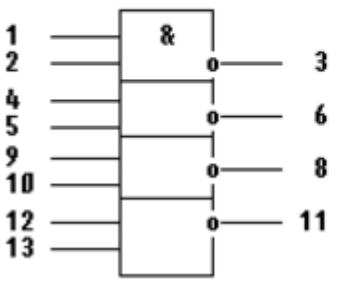
201.14-1
201.14-2
201.14-13

Корпус ИМС КМ155ЛА13



201.14-8
201.14-9
2102.14-2
2102.14-3

Условное графическое обозначение



1,2,4,5,9,10,12,13 - входы X1-X8;
3 - выход Y1;
6 - выход Y2;
7 - общий;
8 - выход Y3;
11 - выход Y4;
14 - напряжение питания;

Электрические параметры

1	Номинальное напряжение питания	5 В ± 5 %
2	Выходное напряжение низкого уровня	не более 0,4 В
3	Выходное напряжение высокого уровня	не менее 2,4 В
4	Входной ток низкого уровня	не более -1,6 мА
5	Входной ток высокого уровня	не более 0,04 мА
6	Входной пробивной ток	не более 1 мА
7	Ток потребления при низком уровне выходного напряжения	не более 54 мА
8	Ток потребления при высоком уровне выходного напряжения	не более 8,5 мА
9	Потребляемая статическая мощность на один логический элемент	не более 41,2 мВт
10	Время задержки распространения при включении	не более 18 нс
11	Время задержки распространения при выключении	не более 22 нс

Зарубежные аналоги

SN7438N, SN7438J