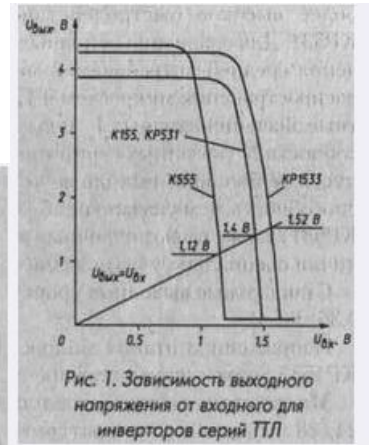


Обозначение микросхемы	Функциональное назначение	Число выводов корпуса	$P_{\text{ср}}$, мВт	$t_{\text{д ср}}$, нс	Номер рис.
K155TM5	Четырехразрядный регистр хранения информации	14	265	22,5	48
K155TM7 K555TM7	Четырехразрядный регистр хранения информации	16	265 66	27,5 18	48
K155TM8 K555TM8 KP1533TM8 KP531TM8	Четырехразрядный регистр хранения информации	16	225 99 70 480	30 30 17 15	49
K555TM9 KP1533TM9 KP531TM9	Шестиразрядный регистр хранения информации	16	121 95 720	30 19 15	49
K555TP2 KP1533TP2	4 RS-триггера	16	38,5 27,5	21 22	16

Таблица 1

Параметр	Серия микросхем			
	K155	K555	KP1533	KP531
$P_{\text{ср}}$, мВт	10	2	1,2	19
$t_{\text{д ср}}$, нс	20	18	14	5
$I_{\text{вх}}^0$, мА	1,6	0,4	0,2	2
$I_{\text{вх}}^1$, мА	0,04	0,02	0,01	0,05
$I_{\text{вых}}^0$, мА	16	8	8	20
$I_{\text{вых}}^1$, мА	0,4	0,4	0,4	1
N	10	20	40	10



1533TM2 KP1533TM2 K#1533TM2	SN54ALS74 SN74ALS74N SN74ALS74D	2 D-триггера	401.14-4 201.14-2 4313.14-B
KP1533TM7 K#1533TM7	SN74ALS75N SN74ALS75D	4 D-лatch с прямыми и инверсными выходами	238.16-1 4314.16-A
1533TM8 KP1533TM8 K#1533TM8	SN74ALS175 SN74ALS175N SN74ALS175D	Счетверенный D-триггер	402.16-32 238.16-1 4314.16-A
1533TM9 KP1533TM9 K#1533TM9	SN74ALS174 SN74ALS174N SN74ALS174D	Шестеренный D-триггер	402.16-32 238.16-1 4314.16-A
1533TP2 KP1533TP2 K#1533TP2	SN54ALS279 SN74ALS279N SN74ALS279D	4 R-S триггера	402.16-32 238.16-1 4314.16-A