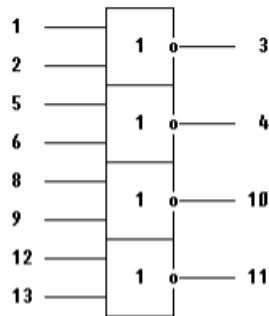


K561, K564, K176, K561ЛЕ5

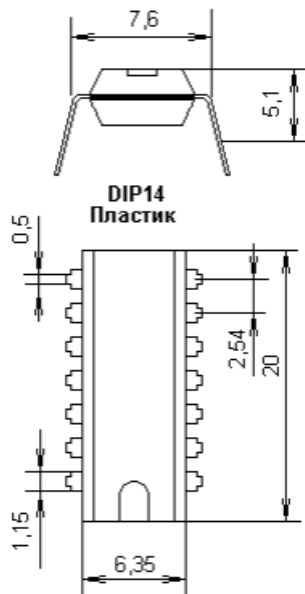
Четыре логических элемента 2ИЛИ-НЕ



№ ввв.	Назначение	№ ввв.	Назначение
1	Вход	8	Вход
2	Вход	9	Вход
3	Выход	10	Выход
4	Выход	11	Выход
5	Вход	12	Вход
6	Вход	13	Вход
7	Общий	14	Исс

Таблица истинности

Входы								Выходы			
1	2	5	6	8	9	12	13	3	4	10	11
0	0	0	0	0	0	0	0	1	1	1	1
0	1	0	1	0	1	0	1	0	0	0	0
1	0	1	0	1	0	1	0	0	0	0	0
1	1	1	1	1	1	1	1	0	0	0	0



Тип микросхемы	K561ЛЕ5
Фирма производитель	СНГ
Функциональное назначение	4 элемента 2ИЛИ-НЕ
T, C	-10...+70
Vdd min...Vdd max, B	-0.5...+18
Pd, мВт	300
Напр. сиг.	A, B-Q
Vil(Vnl), B при Vdd=5B	1.5
Vih(Vnh), B при Vdd=5B	3.5
Icc, мкА при Vdd=5B	<1
TrHL tip, нс при Vdd=5B	60
TrLH tip, нс при Vdd=5B	60
TrHL max, нс при Vdd=5B	60
TrLH max, нс при Vdd=5B	60
Vil(Vnl), B при Vdd=10B	3
Vih(Vnh), B при Vdd=10B	7
Icc, мкА при Vdd=10B	<2
TrHL tip, нс при Vdd=10B	30
TrLH tip, нс при Vdd=10B	30
TrHL max, нс при Vdd=10B	25
TrLH max, нс при Vdd=10B	25
Vil(Vnl), B при Vdd=15B	4
Vih(Vnh), B при Vdd=15B	11
Icc, мкА при Vdd=15B	<4
TrHL tip, нс при Vdd=15B	20
TrLH tip, нс при Vdd=15B	20
TrHL max, нс при Vdd=15B	20
TrLH max, нс при Vdd=15B	20
Корпус	14DIP