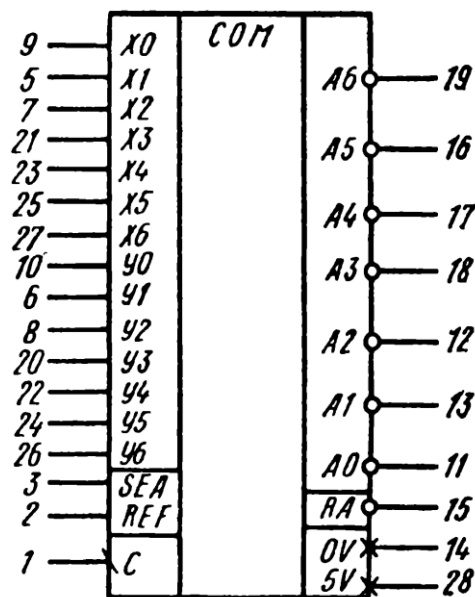


КР580ВТ42

Микросхема представляет собой адресный мультиплексор и счетчик восстановления динамической памяти. Корпус типа 2121.28-4, масса не более 4 г.

Назначение выводов: 1 — счетный вход; 2 — вход управления восстановлением; 3 — вход выбора адреса; 4 — свободный; 5 — вход разряда X1 адреса строки; 6 — вход разряда Y1 адреса столбца; 7 — вход разряда X2 адреса строки; 8 — вход разряда Y2 адреса столбца; 9 — вход разряда X0 адреса строки; 10 — вход разряда Y0 адреса столбца; 11, 12, 13 — выходы разрядов A0, A2, A1 адреса памяти; 14 — общий; 15 — выход завершения восстановления; 16...19 — выходы разрядов A5, A4, A3, A6 адреса памяти; 20 — вход разряда Y3 адреса столбца; 21 — вход разряда X3 адреса строки; 22 — вход разряда Y4 адреса столбца; 23 — вход разряда X4 адреса строки; 24 — вход разряда Y5 адреса столбца; 25 — вход разряда X5 адреса строки; 26 — вход разряда Y6 адреса столбца; 27 — вход разряда X6 адреса строки; 28 — напряжение питания.



Условное графическое обозначение КР580ВТ42

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Входное напряжение низкого уровня	≤ 0,8 В
Входное напряжение высокого уровня	≥ 2 В
Выходное напряжение низкого уровня	≤ 0,45 В
Выходное напряжение высокого уровня	≥ 2,4 В

Ток потребления	≤ 165 мА
Входной ток низкого уровня	≤ −0,25 мА
Входной ток низкого уровня	≤ 10 мкА
Время задержки распространения выходного сигнала адреса при переходе из состояния высокого уровня (низкого) в состояние низкого (высокого) уровня относительно входного сигнала адреса при переходе из состояния низкого (высокого) уровня в состояние высокого (низкого) уровня	≤ 25 нс
Время задержки распространения выходного сигнала адреса при переходе из состояния высокого (низкого) уровня в состояние низкого (высокого) уровня относительно сигнала разрешения строки при переходе из состояния низкого (высокого) уровня в состояние высокого (низкого) уровня	2...41 нс
Время задержки распространения выходного сигнала адреса при переходе из состояния высокого (низкого) уровня в состояние низкого (высокого) уровня относительно сигнала разрешения восстановления при переходе из состояния низкого уровня в состояние высокого уровня	12...45 нс
Время задержки распространения выходного сигнала адреса при переходе из состояния высокого (низкого) уровня в состояние низкого (высокого) уровня относительно сигнала "COUNT" при переходе из состояния высокого уровня в состояние низкого уровня	20...80 нс
Время задержки распространения сигнала "тего Detect" при переходе из состояния высокого уровня в состояние низкого уровня относительно сигнала "COUNT" при переходе из состояния высокого уровня в состояние низкого уровня	18...73 нс
Длительность сигнала счета "COUNT"	≥ 35 нс
Частота сигнала счета	≤ 5 МГц

Предельно допустимые режимы эксплуатации

Максимальное напряжение питания	5,25 В
Максимальное напряжение на входах	5,25 В
Максимальное напряжение на выходах	5,25 В
Максимальная емкость нагрузки:	
для выходов А0...А6	250 пФ
для выхода RA	60 пФ
Температура окружающей среды	-10...+70 °С