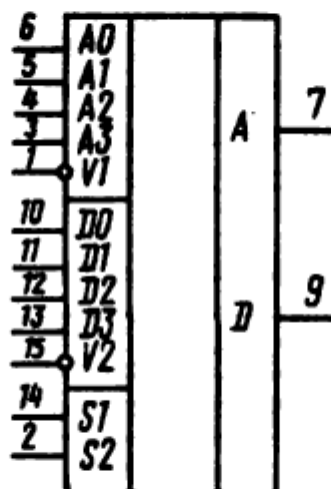


К533КП2, КБ533КП2-4

Микросхемы представляют собой сдвоенный цифровой селектор-мультиплексор 4—1. Содержат 142 интегральных элемента. Корпус типа 402.16-18, масса не более 1,5 г.



Условное графическое обозначение К533КП2

Назначение выводов: 1 — вход разрешения $\overline{V1}$; 2 — вход выборки разряда $S2$; 3 — вход $A3$; 4 — вход $A2$; 5 — вход $A1$; 6 — вход $A0$; 7 — выход A ; 8 — общий; 9 — выход D ; 10 — вход

$D0$; 11 — вход $D1$; 12 — вход $D2$; 13 — вход $D3$; 14 — вход выборки разряда $S1$; 15 — вход разрешения $\overline{V2}$; 16 — напряжение питания.

Таблица истинности

Входы							Выход
$S2$	$S1$	$A0$	$A1$	$A2$	$A3$	V	A
X	X	X	X	X	X	1	0
0	0	0	X	X	X	0	0
0	0	1	X	X	X	0	1
0	1	X	0	X	X	0	0
0	1	X	1	X	X	0	1
1	0	X	X	0	X	0	0
1	0	X	X	1	X	0	1
1	1	X	X	X	0	0	0
1	1	X	X	X	1	0	1

Примечание: X — безразличное состояние

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,48 В
Выходное напряжение высокого уровня	≥ 2,85 В
Ток потребления	≤ 9,7 мА
Входной ток низкого уровня	≤ −0,34 мА
Входной ток высокого уровня	≤ 3 мкА
Время задержки распространения при включении по выводам:		
от 3, 4, 5, 6 до 7, от 10, 11, 12, 13 до 9	≤ 26 нс
от 1 до 7, от 15 до 9	≤ 32 нс
от 14 до 9, от 2 до 7	≤ 38 нс
Время задержки распространения при выключении по выводам:		
от 3, 4, 5, 6 до 7, от 10, 11, 12, 13 до 9	≤ 15 нс
от 1 до 7, от 15 до 9	≤ 24 нс
от 14 до 9, от 2 до 7	≤ 29 нс