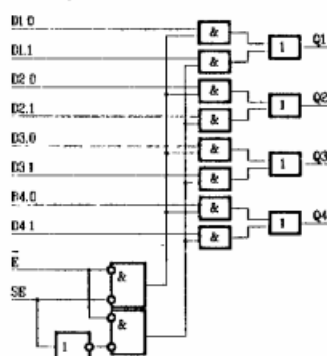


KP1533KP16 Четырехразрядный селектор-мультиплексор 2-1

Аналог - SN74ALS157A

Микросхема KP1533KP16 представляет собой четырехразрядный селектор-мультиплексор 1 из 2 без инверсии входной информации и предназначен для выбора одного из двух источников данных и передачи на выход. Высокое напряжение на входе разрешения \bar{E} устанавливает выходы микросхемы в состояние низкого уровня напряжения, а при низком уровне напряжения на данном входе выбор источника информации осуществляется подачей соответствующего логического уровня на вход выбора SE.

Функциональная схема



Расположение выводов

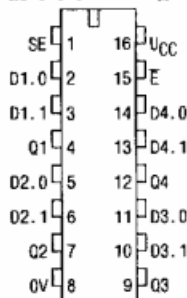


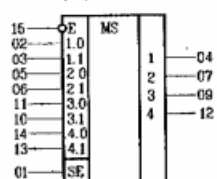
Таблица истинности

Входы				Выход
\bar{E}	SE	D0	D1	Q
H	X	X	X	L
L	L	L	X	L
L	L	L	L	H
L	H	X	L	L
L	H	X	H	H

Таблица назначения выводов

01	SE	Вход выбора
02	D1.0	Вход информационный
03	D1.1	Вход информационный
04	Q1	Выход
05	D2.0	Вход информационный
06	D2.1	Вход информационный
07	Q2	Выход
08	OV	Общий вывод
09	Q3	Выход
10	D3.1	Вход информационный
11	D3.0	Вход информационный
12	Q4	Выход
13	D4.1	Вход информационный
14	D4.0	Вход информационный
15	\bar{E}	Вход разрешения
16	UCC	Напряжение питания

Условно-графическое обозначение



Статические параметры KP1533KP16

Обозначение	Наименование параметра	Норма		Единица измерения	Режим измерения
		не менее	не более		
I_{IH}	Входной ток высокого уровня		20	мкА	$U_{CC}=5,5В$ $U_{IH}=2,7В$
I_{IL}	Входной ток низкого уровня		1-0,11	мА	$U_{CC}=5,5В$ $U_{IL}=0,4В$

Интегральные микросхемы серии KP1533

Обозначение	Наименование параметра	Норма		Единица измерения	Режим измерения
		не менее	не более		
U_{OH}	Выходное напряжение высокого уровня	2,5		В	$U_{CC}=4,5В$ $U_{IH}=2,0В$ $U_{IL}=0,8В$ $I_{OH}=-0,4мА$ $I_{OL}=-0,4мА$
U_{OL}	Выходное напряжение низкого уровня		0,4 0,5	В	$U_{CC}=4,5В$ $U_{IH}=2,0В$ $U_{IL}=0,8В$ $I_{OL}=4мА$ $I_{OH}=8мА$
I_O	Выходной ток	1-301	1-1121	мА	$U_{CC}=5,5В$ $U_O=2,25В$
U_{CDI}	Прямое падение напряжения на антизвонном диоде		1-1,51	В	$U_{CC}=4,5В$ $I_I=18мА$
I_{CC}	Ток потребления		11	мА	$U_{CC}=5,5В$

Динамические параметры КР1533КП16

Обозначение	Наименование параметра	Норма		Единица измерения	Режим измерения
		не менее	не более		
t_{pH}	Время задержки распространения сигнала при выключении -от выводов 2, 3, 5, 6, 10, 11, 13, 14 к выводам 4, 7, 9, 12 -от вывода 1 к выводам 4, 7, 9, 12 -от вывода 15 к выводам 4, 7, 9, 12		14 24 20	нс	$U_{CC}=5,0B \pm 10\%$ $R_L=0,5k\Omega$ $C_L=50пФ$ $t=2нс$
t_{pHL}	Время задержки распространения сигнала при включении -от выводов 2, 3, 5, 6, 10, 11, 13, 14 к выводам 4, 7, 9, 12 -от вывода 1 к выводам 4, 7, 9, 12 -от вывода 15 к выводам 4, 7, 9, 12		12 13 13	нс	$U_{CC}=5,0B \pm 10\%$ $C_L=50пФ$ $R_L=0,5k\Omega$ $t=2нс$

Предельно допустимые электрические режимы эксплуатации приведены в приложении в табл. П.1.

Для справки:

- емкость входа — не более 5 пФ;
- допускается подключение к выходам емкости не более 200 пФ, при этом нормы на динамические параметры не регламентируются;
- эксплуатация микросхем в режиме измерения I_O , U_{CDI} не допускается;
- допустимое значение статического потенциала — 200 В;
- допускается кратковременное воздействие (в течение не более 5 мс) напряжения питания до 7 В;
- собственные резонансные частоты микросхем до 20 кГц отсутствуют;
- максимальное время фронта нарастания и время фронта спада входного импульса — не более 1 мкс.

Дополнительная информация:

- технические условия 6K0.348.806-19ТУ.