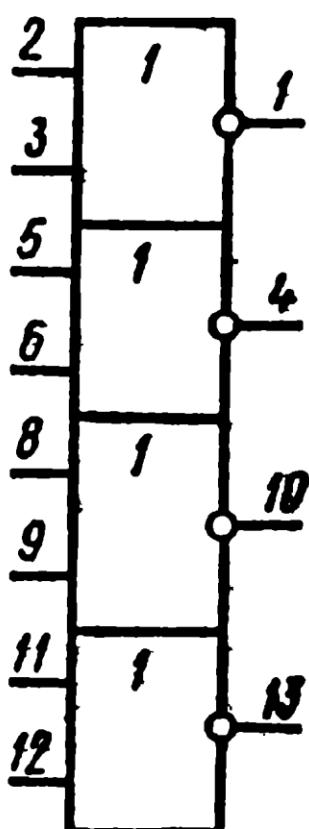


KP1533ЛЕ1, КФ1533ЛЕ1, ЭКА1533ЛЕ1, ЭКФ1533ЛЕ1

Микросхемы представляют собой четыре логических элемента 2ИЛИ-НЕ. Корпус типа 201.14-1, масса не более 1 г и 4306.14-А.

Назначение выводов: 1 — выход $\bar{D}1$; 2 — вход $D1.1$; 3 — вход $D1.2$; 4 — выход $\bar{D}2$; 5 — вход $D2.1$; 6 — вход $D2.2$; 7 — общий; 8 — вход $D3.1$; 9 — вход $D3.2$; 10 — выход $\bar{D}3$; 11 — вход $D4.1$; 12 — вход $D4.2$; 13 — выход $\bar{D}4$; 14 — напряжение питания.

Электрические параметры



Условное графическое обозначение KP1533ЛЕ1, КФ1533ЛЕ1, ЭКА1533ЛЕ1, ЭКФ1533ЛЕ1

Номинальное напряжение питания 5 В ±10%
Выходное напряжение низкого уровня:
при $I_{\text{вых}}^0 = 4 \text{ мА}$... $\leq 0,4 \text{ В}$
при $I_{\text{вых}}^0 = 8 \text{ мА}$... $\leq 0,5 \text{ В}$
Выходное напряжение высокого уровня $\geq 2,5 \text{ В}$
Прямое падение напряжения на антезвонном диоде $\leq | -1,5 | \text{ В}$
Ток потребления при низком уровне выходного напряжения
при $U_{\text{п}} = 5,5 \text{ В}$ $\leq 4 \text{ мА}$
Ток потребления при высоком уровне выходного напряжения
при $U_{\text{п}} = 5,5 \text{ В}$ $\leq 2,2 \text{ мА}$
Входной ток низкого уровня $\leq | -0,1 | \text{ мА}$

Входной ток высокого уровня $\leq 20 \text{ мкА}$
Входной пробивной ток $\leq 0,1 \text{ мА}$
Выходной ток $| -30 | \dots | -112 | \text{ мА}$
Время задержки распространения сигнала
при включении $\leq 10 \text{ нс}$
Время задержки распространения сигнала
при выключении $\leq 12 \text{ нс}$
Емкость входа $\leq 4 \text{ пФ}$

Предельно допустимые режимы эксплуатации

Максимальный выходной ток низкого уровня 8 мА
Максимальный выходной ток высокого уровня $| -0,4 | \text{ мА}$