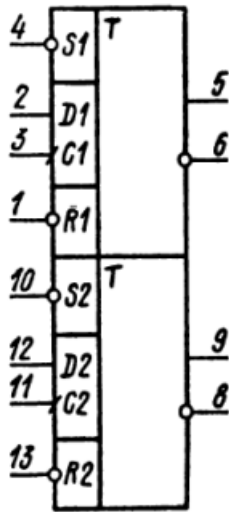


КР1533ТМ2, КФ1533ТМ2, ЭКА1533ТМ2, ЭКФ1533ТМ2



Условное графическое обозначение КР1533ТМ2, КФ1533ТМ2, ЭКА1533ТМ2, ЭКФ1533ТМ2

Микросхемы представляют собой два D-триггера синхронных с дополнительными входами и независимой установкой в состояние лог. 0 ($\bar{R}1, \bar{R}2$) и лог. 1 ($S1, S2$). Содержат 110 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и 4306.14-А.

Таблица истинности

Вход				Выход	
\bar{S}	\bar{R}	C	D	Q	\bar{Q}
0	1	X	X	1	0
1	0	X	X	0	1
0	0	X	X	1*	1*
1	1	┌	1	1	0
1	1	└	0	0	1
1	1	0	X	Q0	$\bar{Q}0$

Примечание. X — произвольное состояние входа; 1* — неопределенное состояние выхода; Q0, $\bar{Q}0$ — предыдущее состояние выхода.

Назначение выводов: 1 — вход установки $\bar{R}1$; 2 — вход $D1$; 3 — вход тактовый $C1$; 4 — вход установки $S1$; 5 — выход $Q1$; 6 — выход $\bar{Q}1$; 7 — общий; 8 — выход $\bar{Q}2$; 9 — выход $Q2$; 10 — вход установки $S2$; 11 — вход тактовый $C2$; 12 — вход $D2$; 13 — вход установки $\bar{R}2$; 14 — напряжение питания.

Электрические параметры

- Номинальное напряжение питания 5 В ±10%
- Выходное напряжение низкого уровня:
 - при $I_{\text{вых}}^0 = 4$ мА ≤ 0,4 В
 - при $I_{\text{вых}}^0 = 8$ мА ≤ 0,5 В
- Выходное напряжение высокого уровня ≥ 2,5 В
- Прямое падение напряжения на антизвонном диоде ≤ |−1,5| В
- Ток потребления при $U_n = 5,5$ В ≤ 4 мА
- Входной ток низкого уровня:
 - по входам 1, 4, 10, 13 ≤ |−0,4| мА
 - по входам 2, 3, 11, 12 ≤ |−0,2| мА
- Входной ток высокого уровня ≤ 20 мкА
- Входной пробивной ток ≤ 0,1 мА
- Выходной ток |−15|...|−70| мА
- Время задержки распространения сигнала при включении:
 - по входам 1, 4, 10, 13 ≤ 15 нс
 - по входам 3, 11 ≤ 18 нс
- Время задержки распространения сигнала при выключении:
 - по входам 1, 4, 10, 13 ≤ 13 нс
 - по входам 3, 11 ≤ 16 нс

Предельно допустимые режимы эксплуатации

Максимальный выходной ток низкого уровня 8 мА

Максимальный выходной ток высокого уровня $|-0,4|$ мА