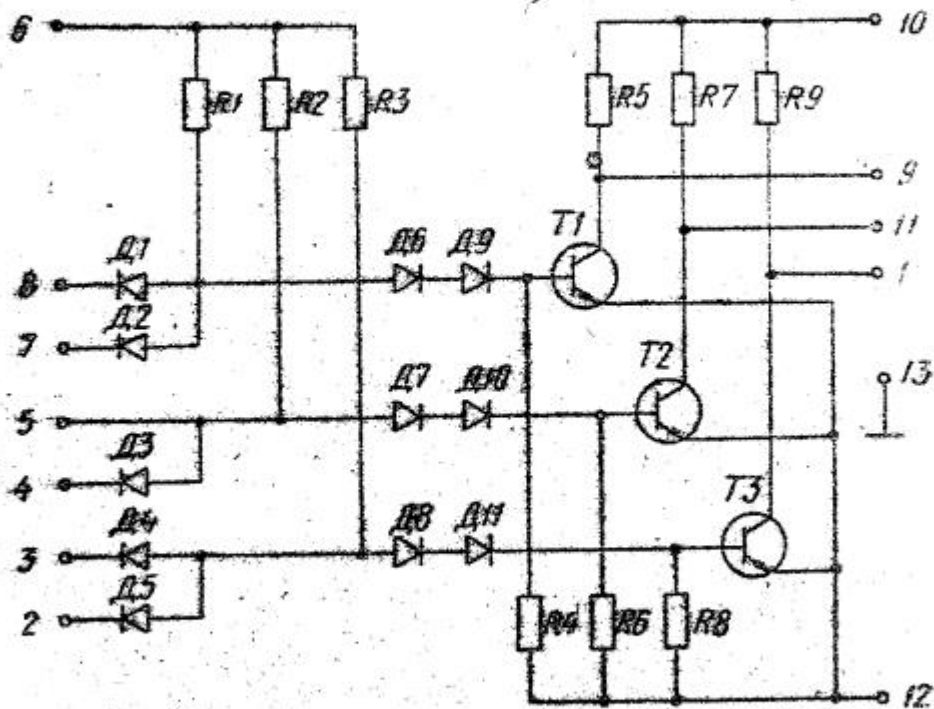


ПРИНЦИПИАЛЬНАЯ СХЕМА



- |             |              |
|-------------|--------------|
| 1 — выход 3 | 8 — вход 1   |
| 2 — вход 6  | 9 — выход 1  |
| 3 — вход 5  | 10 — +3 В    |
| 4 — выход 4 | 11 — выход 2 |
| 5 — вход 3  | 12 — общий   |
| 6 — +6 В    | 13 — корпус  |

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

(при температуре  $25 \pm 5^\circ \text{C}$ )

Напряжение источников питания:

$U_{н.п1}$ .....	+6 В $\pm 10\%$
$U_{н.п2}$ .....	+3 В $\pm 10\%$

Потребляемая мощность:

от $U_{н.п1}$ .....	не более 39 мВт
от $U_{н.п2}$ .....	не более 22 мВт

Входной ток логического нуля .....

Ток утечки на выходе .....

Напряжение логической единицы при  $U_{вх} = 0,9 \text{ В}$  .....

Напряжение логического нуля при  $U_{вх} = 2,0 \text{ В}$  .....

217ЛБ4А  
217ЛБ4Б

ЛОГИЧЕСКИЙ ЭЛЕМЕНТ «И—НЕ/ИЛИ—НЕ»

Время задержки распространения сигнала:

при включении . . . . . не более 12 нс  
при выключении . . . . . не более 35 нс

Нагрузочная способность для микросхем:

217ЛБ4А . . . . . 4 микросхемы 217ЛБ4  
217ЛБ4Б . . . . . 6 микросхем 217ЛБ4

НАДЕЖНОСТЬ

Электрические параметры:

в течение минимальной наработки  
напряжение логической единицы . . . . . не менее 2,5 В  
напряжение логического нуля . . . . . не более 0,35 В  
ток утечки на входе . . . . . не более 2,0 мкА  
время задержки распространения сигнала  
при включении . . . . . не более 15 нс  
при выключении . . . . . не более 40 нс  
в течение срока сохраняемости  
ток утечки на входе . . . . . не более 2,0 мкА  
время задержки распространения сигнала  
при включении . . . . . не более 15 нс  
при выключении . . . . . не более 40 нс

ПРЕДЕЛЬНО ДОПУСТИМЫЕ ЗНАЧЕНИЯ ПАРАМЕТРОВ  
И РЕЖИМОВ ЭКСПЛУАТАЦИИ

Напряжение питания:

$U_{н.п1}$  . . . . . +2,5 В  
 $U_{н.п2}$  . . . . . +4,0 В

Входное напряжение . . . . . от минус 0,5 до 6,0 В

Ток нагрузки . . . . . не более 20 мА

