

# **K581ИК2, K581ИК2А, KP581ИК2, KP581ИК2А**

Микросхемы представляют собой схему управления выполнением операции. Предназначены для генерации адресов микропоследовательностей для микропрограммного ПЗУ и управляющих сигналов для внешних операций ввода/вывода. В состав ИС входят регистры системных команд и микрокоманд, программируемая матрица трансляции, счетчик микрокоманд, регистры возврата и состояния, схемы управления. Содержат 4000 интегральных элементов. Корпус типа 244.48-1 и 413.48-5, масса не более 6 г.

## **Электрические параметры**

### **Номинальное напряжение питания**

$U_{\text{п}1}$ .....	5 В ± 5%
$U_{\text{п}2}$ .....	12 В ± 5%
$U_{\text{п}3}$ .....	-5 В ± 5%

Выходное напряжение низкого уровня ..... ≤ 0,7 В

Выходное напряжение высокого уровня ..... ≥ 3,4 В

### **Ток потребления:**

от источника питания $U_{\text{п}1}$ .....	≤ 8 мА
от источника питания $U_{\text{п}2}$ .....	≤ 25 мА
от источника питания $U_{\text{п}3}$ .....	≤ 1 мА

Ток утечки на входах ..... ≤ 1,2 мкА

Ток утечки на тактовом входе ..... ≤ 100 мкА

Ток утечки на выходе ..... ≤ 1,2 мкА

Потребляемая мощность ..... ≤ 0,39 Вт

### **Проверка функциональной годности**

#### **(времени цикла микрокоманды):**

KP581ИК2, K581К2 .....	≤ 440 нс
KP581ИК2А, K581ИК2А .....	≤ 600 нс

Входная емкость ..... ≤ 10 пФ

Входная емкость по тактовому входу ..... ≤ 80 пФ

## **Предельно допустимые режимы эксплуатации**

### **Напряжение питания:**

максимальное $U_{\text{п}1}$ .....	5,25 В
максимальное $U_{\text{п}2}$ .....	12,6 В
минимальное $U_{\text{п}3}$ .....	- 6,3 В

## Максимальное входное напряжение

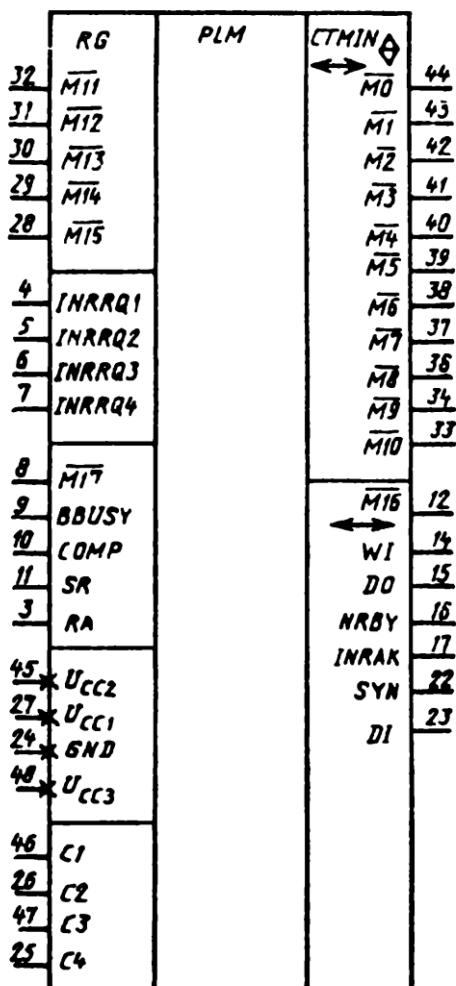
высокого уровня по тактовым входам ..... 12,6 В

## Время цикла микрокоманды:

КР581ИК2, К581ИК2 ..... 440...2800 нс

КР581ИК2А, К581ИК2А ..... 600...2800 нс

Температура окружающей среды ..... -10...+ 70 °C



Условное графическое обозначение К581ИК2, КР581ИК2

Назначение выводов: 1...3, 18...21, 35 — свободные; 4 — вход “прерывание от внешнего устройства”; 5 — вход “прерывание по таймеру”; 6 — вход “прерывание по питанию”; 7 — вход “прерывание по регенерации ОЗУ”; 8 — вход “семнадцатый разряд микроканала”; 9 — вход “занято”; 10 — вход “дополнение”; 11 — вход “брос”; 12 — вход/выход “шестнадцатый разряд микроканала”; 13 — вход “готово”; 14 — выход “ожидать”; 15 — выход “вывод данных”; 16 — выход “запись байта”; 17 — выход “подтверждение прерывания”; 22 — выход “синхро”; 23 — выход “ввод данных”; 24 — шина “земля”; 25, 26 — входы тактового импульса; 27 — напряжение питания ( $U_{n1}$ ); 28...34 — входы 15...9 разрядов микроканала; 36...43 — входы 8...1 разрядов микроканала; 44 — вход/выход “нулевой разряд микроканала”; 45 — напряжение питания ( $U_{n2}$ ); 46, 47 — входы тактового импульса; 48 — напряжение питания ( $-U_{n3}$ )