

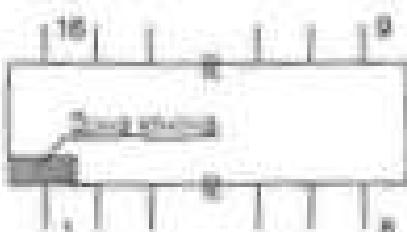
ЭТИКЕТКА



Микросхема интегральная  
131ПНЗА

Шесть буферных инверторов с повышенными коллекторными  
напряжениями в корпусе 402.16-12Н

Схема расположения выводов  
Нумерация выводов показана условно



Назначение выводов	
1, 3, 5, 11, 13, 15	— выходы
2, 4, 6, 10, 12, 14	— выходы
8	— общий
16	— питание

Напряжение питания 5 В ± 10 %

Основные электрические параметры при  $U_{DD} = 5$  В и 25 °C

Направление параметра, буферный инвертор	Норма
Выходное напряжение логического уровня , не более, В	0,4
Выходной ток логического уровня, мА, не более, при $U_{DD} = 5$ В	250
Ток потребления выпущено напряжения, мА, не более нижнего уровня	51
Высшего уровня	40
Время задержки распространения сигнала при выполнении (выполнении) ИС, не более	23 (23)

Допустимое значение статического потенциала 200 В

Содержание драгоценных металлов в 1000 шт., в г.

золото — серебро 29,014

Сведения о приемке

Изделия соответствуют техническим условиям МБ3.069.025-43Т/02

Приняты по извещению 853 от 18.10.1974