

## Постоянное запоминающее устройство (ПЗУ) КР568РЕ1

Микросхема представляет собой статическое постоянное запоминающее устройство ёмкостью 16384 бит (2048\*8) с полной дешифрацией адреса, выходными усилителями и схемой управления "Выбор ИС". Содержит 17784 интегральных элементов. Условное обозначение ПЗУ представлено в Приложении 1 (DD6 – DD8, DD16)

### Выводы ПЗУ:

1 – выбор ИС;

11,13,14,10,15,16,17,18,19,20,21 – адресные входы;

2,3,4,5,6,7,8,9 – выходы;

12 – общий;

23 – напряжение питания  $U_{п2}$ ;

24 – напряжение питания  $U_{п1}$ ;

### Основные характеристики ПЗУ:

Номинальное напряжение питания  $U_{п1}$  ..... 12 В $\pm$ 10%

Номинальное напряжение питания  $U_{п2}$  ..... 5 В $\pm$ 10%

Выходное напряжение низкого уровня.....  $\leq 0,4$  В

Выходное напряжение высокого уровня.....  $\geq 2,6$  В

Ток потребления.....  $\leq 50$  мА

Ток утечки на выходе.....  $\leq 20$  мкА

Удельная потребляемая мощность.....  $\leq 2,4$  мкВт/бит

Потребляемая мощность.....  $\leq 300$  мВт

Время выборки адреса.....  $\leq 550$  нс

Время цикла.....  $\geq 800$  нс

Входная (выходная) ёмкость.....  $\leq 10$  пФ

