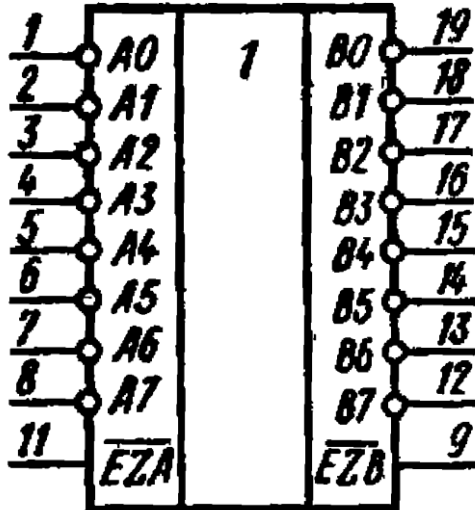


КР559ИП13

Микросхема представляет собой восьмиразрядный магистральный приемопередатчик с инверсией. Предназначена для применения в двунаправленном однопроводном интерфейсе в вычислительных устройствах с магистральной организацией. Корпус типа 2140.20-1, масса не более 1,8 г.



Условное графическое обозначение КР559ИП13

Таблица истинности

Входы				Выходы	
EZB	\overline{EZA}	A _i	B _i	A _i	B _i
0	0	—	—	—	—
0	1	0	—	Z	1
0	1	1	—	Z	0
1	0	—	0	1	Z
1	0	—	1	0	Z
1	1	X	X	Z	Z

Примечание. 0* — запрещенное состояние входов.

Электрические параметры

Номинальное напряжение питания 5 В ± 5%

Выходное напряжение низкого уровня:

по выводам 1—8 при I_{вых} = 8 мА;

12—19 при I_{вых} = 20 мА ≤ 0,38 В

по выводам 1—8 при I_{вых} = 16 мА;

12—19 при I_{вых} = 48 мА ≤ 0,47 В

Выходное напряжение высокого уровня:	
по выводам 1—8; 12—19 при $I_{\text{вых}} = -0,4 \text{ мА}$	$\geq 3,67 \text{ В}$
по выводам 1—8 при $I_{\text{вых}} = -3 \text{ мА}$;	
12—19 при $I_{\text{вых}} = -5 \text{ мА}$	$\geq 2,77 \text{ В}$
по выводам 12—19 при $I_{\text{вых}} = -10 \text{ мА}$	$\geq 2,47 \text{ В}$
Ток потребления	$\leq 145 \text{ мА}$
Ток потребления в состоянии «выключено»	$\leq 96 \text{ мА}$
Входной ток высокого уровня:	
по выводам 1—8, 12—19	$\leq 12 \text{ мкА}$
по выводам 9, 11	$\leq 3 \text{ мкА}$
Входной ток низкого уровня:	
по выводам 1—8, 12—19	$\leq -140 \text{ мкА}$
по выводу 9	$\leq -340 \text{ мкА}$
по выводу 11	$\leq -170 \text{ мкА}$
Выходной ток высокого уровня в состоянии «выключено»:	
по выводам 1—8	$\leq 12 \text{ мкА}$
по выводам 12—19	$\leq 25 \text{ мкА}$
Выходной ток низкого уровня в состоянии «выключено»	$\leq -140 \text{ мкА}$
Время задержки распространения при включении (выключении)	$\leq 18 \text{ нс}$
Время задержки при включении высокого уровня по выводам вход/выход А0 — А7; В0 — В7	$\leq 15 \text{ нс}$
Время задержки при выключении высокого уровня:	
по выводам вход/выход А0 — А7	$\leq 35 \text{ нс}$
по выводам вход/выход В0 — В7	$\leq 25 \text{ нс}$
Время задержки при выключении низкого уровня:	
по выводам вход/выход А0 — А7	$\leq 15 \text{ нс}$
по выводам вход/выход В0 — В7	$\leq 18 \text{ нс}$
Время задержки при включении низкого уровня:	
по выводам вход/выход А0 — А7	$\leq 35 \text{ нс}$
по выводам вход/выход В0 — В7	$\leq 25 \text{ нс}$

Предельно допустимые режимы эксплуатации

Напряжение питания	$\leq 7 \text{ В}$
Напряжение на выходе закрытой микросхемы по	

выводам 1, 2, 3, 4, 5, 6, 7, 8, 12, 13, 14, 15, 16, 17, 18, 19	≤5,25 В
Выходное напряжение (положительное) по выво- дам 1, 2, 3, 4, 5, 6, 7, 8, 9, 11, 12, 13, 14, 15, 16, 17, 18, 19	≤5,25 В
Входной ток (вытекающий)	≤12 мА
Выходной ток (вытекающий):	
по выводам 1, 2, 3, 4, 5, 6, 7, 8	≤ -75 мА
по выводам 12, 13, 14, 15, 16, 17, 18, 19	≤ -150 мА
Выходной ток (втекающий):	
по выводам 1, 2, 3, 4, 5, 6, 7, 8	≤30 мА
по выводам 12, 13, 14, 15, 16, 17, 18, 19	≤100 мА
Температура окружающей среды	-10...+70 °С