

КР1533ИР33, КФ1533ИР33, ЭКР1533ИР33, ЭКФ1533ИР33

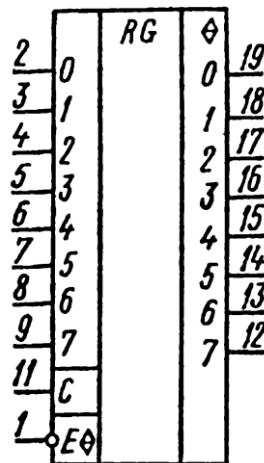
Микросхемы представляют собой восьмиразрядный буферный регистр. Применение выхода с тремя состояниями и увеличенная нагрузочная способность обеспечивает работу непосредственно на магистраль без дополнительных схем интерфейса. Содержат 414 интегральных элементов. Корпус типа 2140.20–8, масса не более 2,6 г, 4321.20–В, 2140.20–В.

Назначение выводов: 1 — вход разрешения снятия состояния высокого импеданса с выходом $\bar{E} \diamond$; 2 — вход информационный D_0 ; 3 — вход информационный D_1 ; 4 — вход информационный D_2 ; 5 — вход информационный D_3 ; 6 — вход информационный D_4 ; 7 — вход информационный D_5 ; 8 — вход информационный D_6 ; 9 — вход информационный D_7 ; 10 — общий; 11 — вход стробирования C ; 12 — выход Q_7 ; 13 — выход Q_6 ; 14 — выход Q_5 ; 15 — выход Q_4 ; 16 — выход Q_3 ; 17 — выход Q_2 ; 18 — выход Q_1 ; 19 — выход Q_0 ; 20 — напряжение питания.

Таблица истинности

Вход			Выход
$\bar{E} \diamond$	C	D	Q
0	1	1	1
0	1	0	0
0	0	X	Q_0
1	X	X	\diamond

Примечание. X — безразличное состояние; \diamond — состояние высокого импеданса; Q_0 — предыдущее состояние.



Условное графическое обозначение КР1533ИР33, КФ1533ИР33, ЭКР1533ИР33, ЭКФ1533ИР33

Электрические параметры

Номинальное напряжение питания 5 В $\pm 10\%$

Выходное напряжение низкого уровня:

при $I_{\text{вых}}^0 = 12 \text{ мА}$ $\leq 0,4 \text{ В}$

при $I_{\text{вых}}^0 = 24 \text{ мА}$ $\leq 0,5 \text{ В}$

Выходное напряжение высокого уровня

при $I_{\text{вых}}^1 = -2,6 \text{ мА}$ $\geq 2,4 \text{ В}$

при $I_{\text{вых}}^1 = -0,4 \text{ мА}$ $\geq 2,5 \text{ В}$

Прямое падение напряжения на антизвонном диоде	$\leq -1,5 \text{ В}$
Ток потребления при высоком уровне выходного напряжения, при $U_{\text{п}} = 5,5 \text{ В}$	$\leq 17 \text{ мА}$
Ток потребления при низком уровне выходного напряжения, при $U_{\text{п}} = 5,5 \text{ В}$	$\leq 24 \text{ мА}$
Ток потребления в состоянии «выключено» при $U_{\text{п}} = 5,5 \text{ В}$	$\leq 27 \text{ мА}$
Входной ток низкого уровня	$\leq -0,1 \text{ мА}$
Входной ток высокого уровня	$\leq 20 \text{ мкА}$
Входной пробивной ток	$\leq 0,1 \text{ мА}$
Выходной ток высокого уровня в состоянии «выключено»	$\leq 2^{\wedge} \text{ мкА}$
Выходной ток низкого уровня в состоянии «выключено»	$\leq -20 \text{ мкА}$
Выходной ток	$ -15 \dots -70 \text{ мА}$
Время задержки распространения сигнала при включении:	
по входам <i>D</i>	$\leq 14 \text{ нс}$
по входам <i>E</i>	$\leq 19 \text{ нс}$
Время задержки распространения сигнала при выключении:	
по входам <i>D</i>	$\leq 14 \text{ нс}$
по входам <i>E</i>	$\leq 20 \text{ нс}$
Время задержки распространения при переходе из состояния низкого уровня в состояние «выключено» (при уровне отсчета на выходном напряжении 0,7 В)	$\leq 15 \text{ нс}$
Время задержки распространения при переходе из состояния «выключено» в состояние низкого (высокого) уровня	$\leq 18 \text{ нс}$
Время задержки распространения при переходе из состояния высокого уровня в состояние «выключено» (при уровне отсчета на выходном напряжении 2,1 В)	$\leq 30 \text{ нс}$
Емкость входа	$\leq 5 \text{ пФ}$
Емкость выхода	$\leq 7 \text{ пФ}$