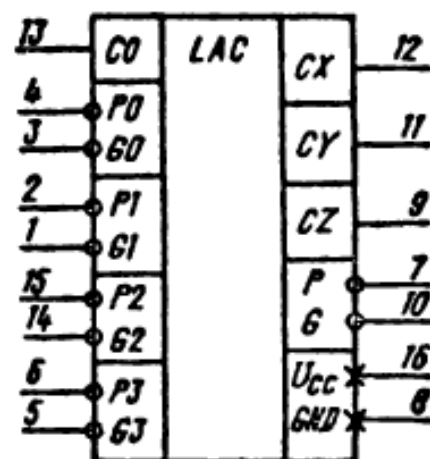


K1804BP1, KM1804BP1, KC1804BP1

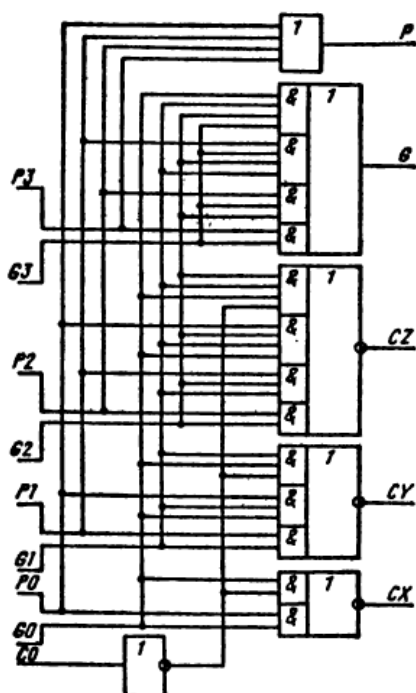
Микросхемы представляют собой схему ускоренного переноса АЛУ при наращивании разрядности KM1804BC1, KM1804BC2. Одна KM1804BP1, KC1804BP1 обеспечивает ускоренный перенос для четырех микропроцессорных секций (длина слова 16 бит). При большей длине слова обеспечивается многоуровневый ускоренный перенос с помощью нескольких микросхем KM1804BP1. Содержат 124 интегральных элемента.

Корпус типа 201.16-13, масса не более 1,9 г; 201.16-5, масса не более 3 г.

Назначение выводов: 1 — вход генерации переноса, разряд 1; 2 — вход распространения переноса, разряд 1; 3 — вход генерации переноса, разряд 0; 4 — вход распространения переноса, разряд 0; 5 — вход генерации переноса, разряд 3; 6 — вход распространения переноса, разряд 3; 7 — выход распространения переноса; 8 — общий; 9 — вывод переноса старшей группы; 10 — выход генерации переноса; 11 — выход переноса средней группы; 12 — выход переноса младшей группы; 13 — вход переноса; 14 — вход генерации переноса, разряд 2; 15 — вход распространения переноса, разряд 2; 16 — напряжение питания.



Условное графическое обозначение K1804BP1



Функциональная схема K1804BP1

Электрические параметры

Номинальное напряжение питания	5 В ±5%
Выходное напряжение низкого уровня при $I_{\text{ВЫХ}}^1 = -1$ мА	≤ 0,5 В
Выходное напряжение высокого уровня при $I_{\text{ВЫХ}}^0 = 12$ мА	≥ 2,4 В
Прямое падение напряжения на антизвонном диоде	≤ −1,5 В
Ток короткого замыкания на выходе	−40...−100 мА
Ток потребления при $U_{\text{П}} = 5, 25$ В	≤ 109 мА
Входной ток низкого уровня:	
по выводу 13	≤ −2 мА
по выводу 6	≤ −4 мА
по выводу 15	≤ −6 мА
по выводам 2, 4, 5	≤ −8 мА
по выводам 3, 14	≤ −14 мА
по выводу 1	≤ −16 мА
Входной ток высокого уровня:	
по выводу 13	≤ 50 мкА
по выводу 6	≤ 100 мкА
по выводу 15	≤ 150 мкА
по выводам 2, 4, 5	≤ 200 мкА
по выводам 3, 14	≤ 350 мкА
по выводу 1	≤ 400 мкА
Время задержки распространения сигнала при включении (выключении) от входов до выходов при $C_{\text{Н}} = 50$ пФ	≤ 19 нс