

Ultralow Offset Voltage Dual Op Amp

FEATURES

Very high dc precision

- 30 μV maximum offset voltage
- 0.3 $\mu\text{V}/^\circ\text{C}$ maximum offset voltage drift
- 0.35 μV p-p maximum voltage noise (0.1 Hz to 10 Hz)
- 5 million V/V minimum open-loop gain
- 130 dB minimum CMRR
- 120 dB minimum PSRR

Matching characteristics

- 30 μV maximum offset voltage match
- 0.3 $\mu\text{V}/^\circ\text{C}$ maximum offset voltage drift match
- 130 dB minimum CMRR match

Available in 8-lead narrow body, PDIP, and

hermetic CERDIP and CERDIP/883B packages

GENERAL DESCRIPTION

The AD708 is a high precision, dual monolithic operational amplifier. Each amplifier individually offers excellent dc precision with maximum offset voltage and offset voltage drift of any dual bipolar op amp.

The matching specifications are among the best available in any dual op amp. In addition, the AD708 provides 5 V/ μV minimum open-loop gain and guaranteed maximum input voltage noise of 350 nV p-p (0.1 Hz to 10 Hz). All dc specifications show excellent stability over temperature, with offset voltage drift typically 0.1 $\mu\text{V}/^\circ\text{C}$ and input bias current drift of 25 pA/ $^\circ\text{C}$ maximum.

The AD708 is available in four performance grades. The AD708J is rated over the commercial temperature range of 0 $^\circ\text{C}$ to 70 $^\circ\text{C}$ and is available in a narrow body, PDIP. The AD708A and AD708B are rated over the industrial temperature range of -40 $^\circ\text{C}$ to +85 $^\circ\text{C}$ and are available in a CERDIP.

PIN CONFIGURATION

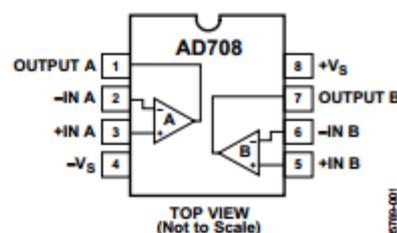


Figure 1. PDIP (N) and CERDIP (Q) Packages

The AD708S is rated over the military temperature range of -55 $^\circ\text{C}$ to +125 $^\circ\text{C}$ and is available in a CERDIP military version processed to MIL-STD-883B.

PRODUCT HIGHLIGHTS

1. The combination of outstanding matching and individual specifications make the AD708 ideal for constructing high gain, precision instrumentation amplifiers.
2. The low offset voltage drift and low noise of the AD708 allow the designer to amplify very small signals without sacrificing overall system performance.
3. The AD708 10 V/ μV typical open-loop gain and 140 dB common-mode rejection make it ideal for precision applications.

Table 1.

Parameter	Conditions	AD708J/AD708A			AD708B			AD708S			Unit	
		Min ¹	Typ	Max ¹	Min ¹	Typ	Max ¹	Min ¹	Typ	Max ¹		
INPUT OFFSET VOLTAGE ²	T _{MIN} to T _{MAX}		30	100		5	50		5	30	μV	
		Drift		50	150		15	65		15	50	μV
		Long Term Stability		0.3	1.0		0.1	0.4		0.1	0.3	μV/°C
				0.3			0.3			0.3		μV/month
INPUT BIAS CURRENT	T _{MIN} to T _{MAX}		1.0	2.5		0.5	1.0		0.5	1	nA	
		Average Drift		2.0	4.0		1.0	2.0		1.0	4	nA
				15	40		10	25		10	30	pA/°C
OFFSET CURRENT	V _{CM} = 0 V T _{MIN} to T _{MAX}		0.5	2.0		0.1	1.0		0.1	1	nA	
		Average Drift		2.0	4.0		0.2	1.5		0.2	1.5	nA
				2	60		1	25		1	25	pA/°C
MATCHING CHARACTERISTICS ³	T _{MIN} to T _{MAX}	Offset Voltage		80			50			30	μV	
		Offset Voltage Drift			150			75			50	μV
		Input Bias Current			1.0			0.4			0.3	μV/°C
		Common-Mode Rejection		4.0			1.0			1.0		nA
	T _{MIN} to T _{MAX}			5.0			2.0			2.0		nA
		Power Supply Rejection	120	140		130	140		130	140		dB
	T _{MIN} to T _{MAX}		110			130			130			dB
		Channel Separation	110			120			120			dB
INPUT VOLTAGE NOISE	0.1 Hz to 10 Hz f = 10 Hz f = 100 Hz f = 1 kHz		0.23	0.6		0.23	0.6		0.23	0.35	μV p-p	
				10.3	18		10.3	12		10.3	12	nV/√Hz
				10.0	13.0		10.0	11.0		10.0	11	nV/√Hz
				9.6	11.0		9.6	11.0		9.6	11	nV/√Hz
INPUT CURRENT NOISE	0.1 Hz to 10 Hz f = 10 Hz f = 100 Hz f = 1 kHz		14	35		14	35		14	35	pA p-p	
				0.32	0.9		0.32	0.8		0.32	0.8	pA/√Hz
				0.14	0.27		0.14	0.23		0.14	0.23	pA/√Hz
				0.12	0.18		0.12	0.17		0.12	0.17	pA/√Hz
COMMON-MODE REJECTION RATIO	V _{CM} = ±13 V T _{MIN} to T _{MAX}		120	140		130	140		130	140	dB	
			120	140		130	140		130	140	dB	
OPEN-LOOP GAIN	V _O = ±10 V R _{LOAD} ≥ 2 kΩ T _{MIN} to T _{MAX}		3	10		5	10		4	10	V/μV	
			3	10		5	10		4	7	V/μV	
POWER SUPPLY REJECTION RATIO	V _S = ±3 V to ±18 V T _{MIN} to T _{MAX}		110	130		120	130		120	130	dB	
			110	130		120	130		120	130	dB	
FREQUENCY RESPONSE	Closed-Loop Bandwidth Slew Rate		0.5	0.9		0.5	0.9		0.5	0.9	MHz	
			0.15	0.3		0.15	0.3		0.15	0.3	V/μs	
INPUT RESISTANCE	Differential Common Mode			60			200			200	MΩ	
				200			400			400	GΩ	

Parameter	Conditions	AD708J/AD708A			AD708B			AD708S			Unit	
		Min ¹	Typ	Max ¹	Min ¹	Typ	Max ¹	Min ¹	Typ	Max ¹		
OUTPUT VOLTAGE	R _{LOAD} ≥ 10 kΩ	13.5	14		13.5	14.0		13.5	14		±V	
	R _{LOAD} ≥ 2 kΩ	12.5	13.0		12.5	13.0		12.5	13		±V	
	R _{LOAD} ≥ 1 kΩ	12.0	12.5		12.0	12.5		12.0	12.5		±V	
	T _{MIN} to T _{MAX}	12.0	13.0		12.0	13.0		12.0	13		±V	
OPEN-LOOP OUTPUT RESISTANCE			60			60			60		Ω	
POWER SUPPLY	V _S = ±15 V V _S = ±3 V	Quiescent Current		4.5	5.5		4.5	5.5		4.5	5.5	mA
		Power Consumption		135	165		135	165		135	165	mW
		Operating Range		12	18		12	18		12	18	mW
		±3		±18		±3		±18		±3		V

ABSOLUTE MAXIMUM RATINGS

Table 2.

Parameter	Rating
Supply Voltage	± 22 V
Internal Power Dissipation ¹	
Input Voltage ²	$\pm V_S$
Output Short-Circuit Duration	Indefinite
Differential Input Voltage	$+V_S$ and $-V_S$
Storage Temperature Range (Q)	-65°C to $+150^\circ\text{C}$
Storage Temperature Range (N)	-65°C to $+125^\circ\text{C}$
Lead Temperature (Soldering 60 sec)	300°C

¹ Thermal Characteristics

8-lead PDIP: $\theta_{JC} = 33^\circ\text{C}/\text{W}$, $\theta_{JA} = 100^\circ\text{C}/\text{W}$

8-lead Cerdip: $\theta_{JC} = 30^\circ\text{C}/\text{W}$, $\theta_{JA} = 110^\circ\text{C}/\text{W}$

² For supply voltages less than ± 22 V, the absolute maximum input voltage is equal to the supply voltage.

Stresses above those listed under Absolute Maximum Ratings may cause permanent damage to the device. This is a stress rating only; functional operation of the device at these or any other conditions above those indicated in the operational section of this specification is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

TYPICAL PERFORMANCE CHARACTERISTICS

$V_S = \pm 15$ V and $T_A = 25^\circ\text{C}$, unless otherwise noted.

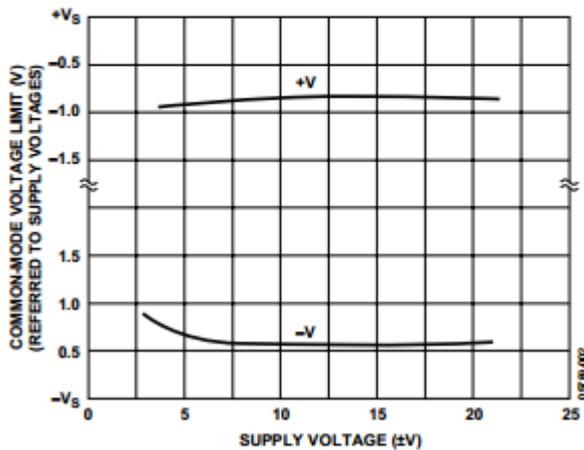


Figure 2. Input Common-Mode Range vs. Supply Voltage

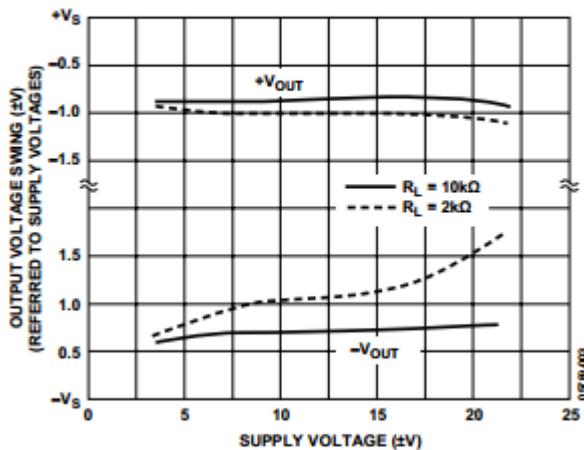


Figure 3. Output Voltage Swing vs. Supply Voltage

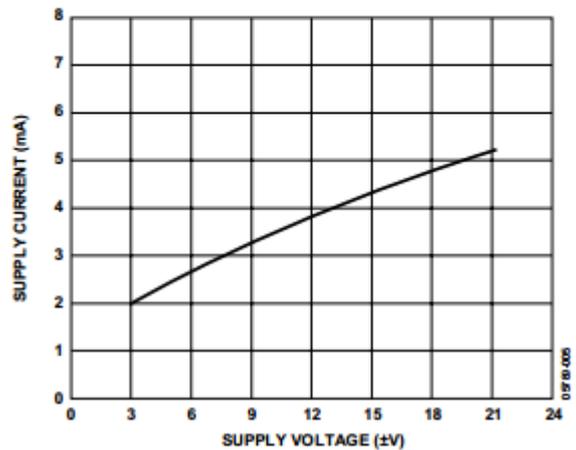


Figure 5. Supply Current vs. Supply Voltage

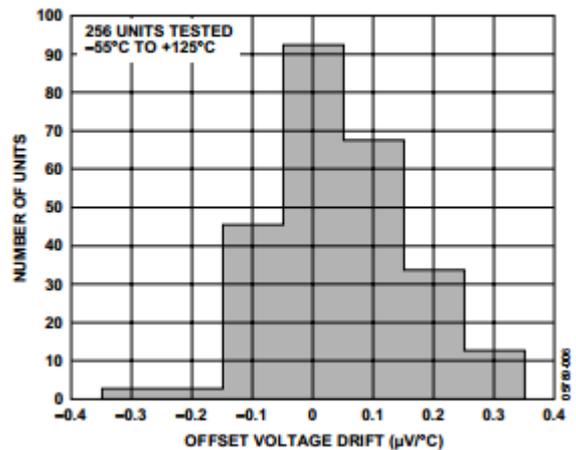


Figure 6. Typical Distribution of Offset Voltage Drift

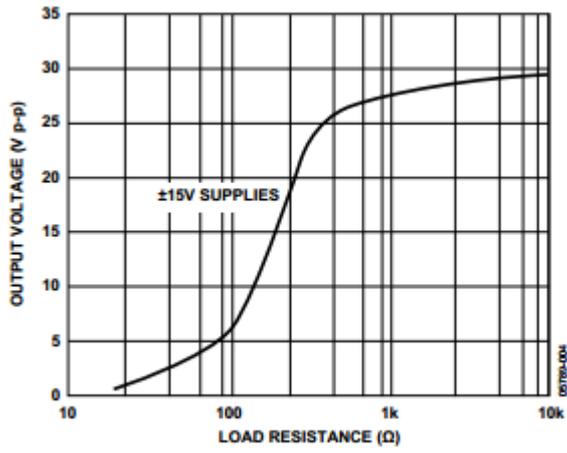


Figure 4. Output Voltage Swing vs. Load Resistance

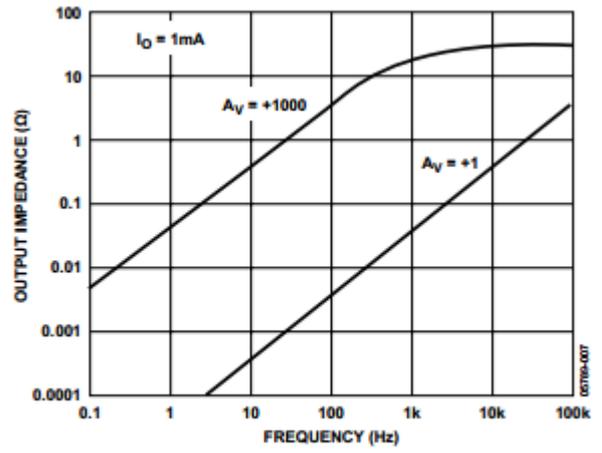


Figure 7. Output Impedance vs. Frequency

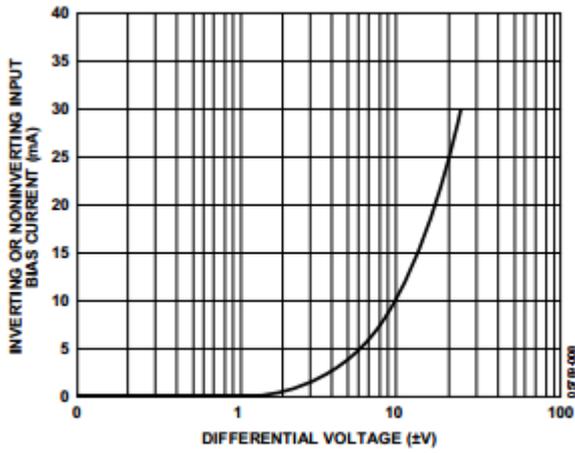


Figure 8. Input Bias Current vs. Differential Input Voltage

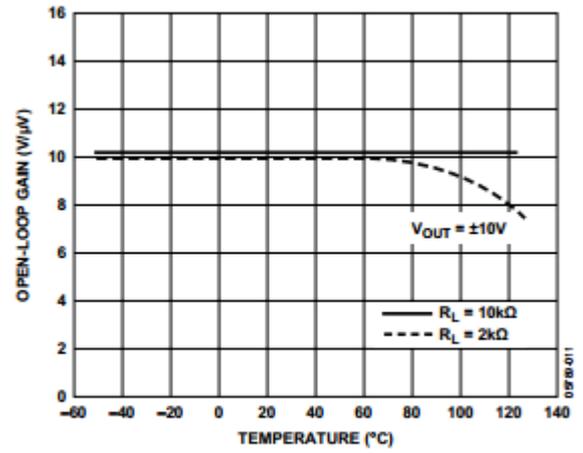


Figure 11. Open-Loop Gain vs. Temperature

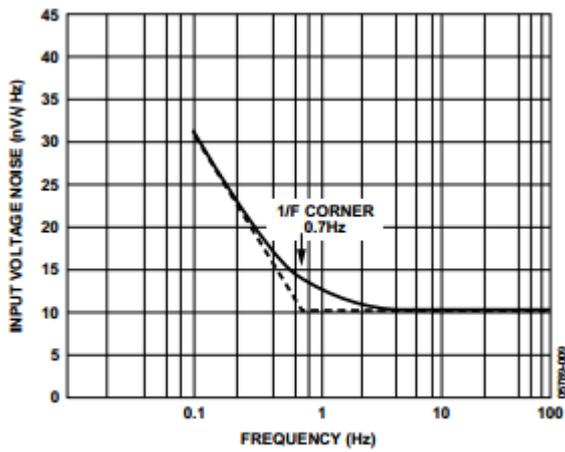


Figure 9. Input Noise Spectral Density

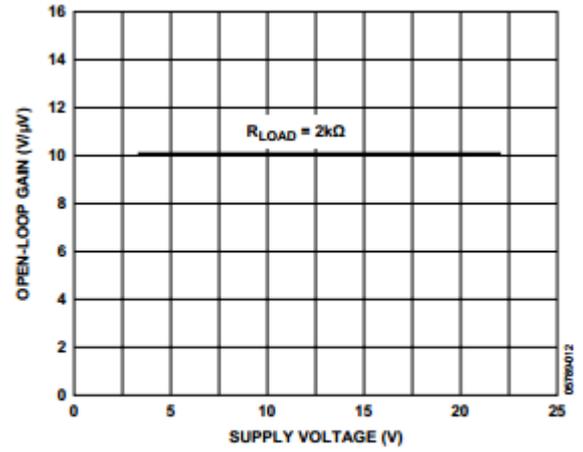


Figure 12. Open-Loop Gain vs. Supply Voltage

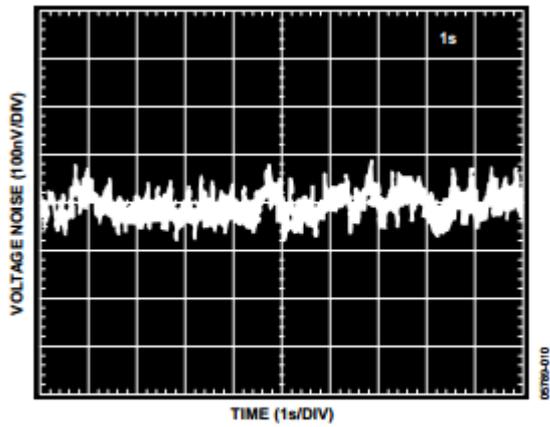


Figure 10. 0.1 Hz to 10 Hz Voltage Noise

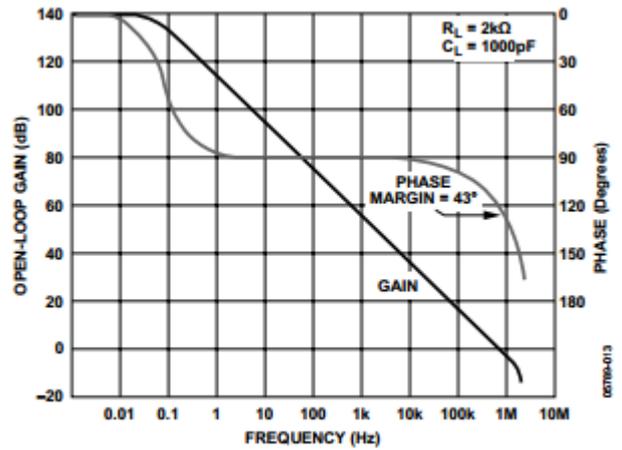


Figure 13. Open-Loop Gain and Phase vs. Frequency

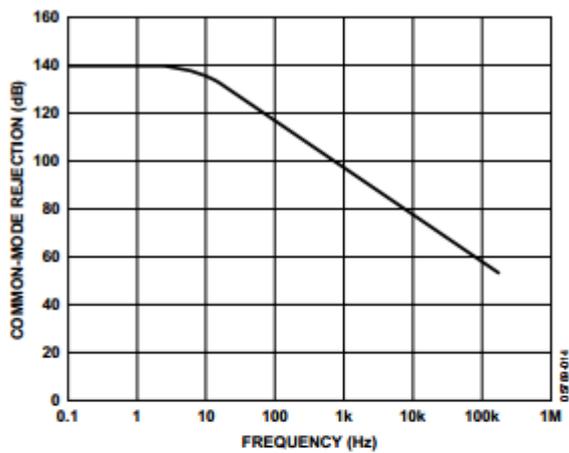


Figure 14. Common-Mode Rejection vs. Frequency

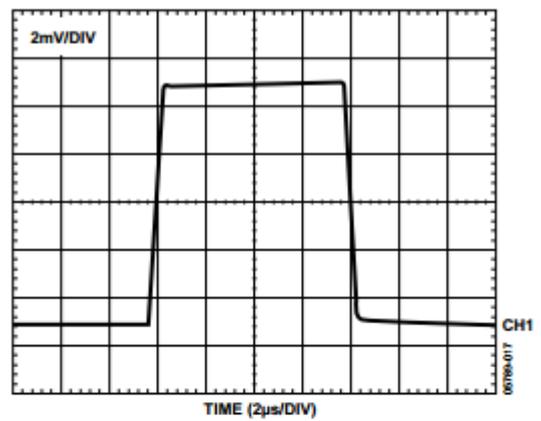


Figure 17. Small Signal Transient Response; $A_v = +1$, $R_L = 2 \text{ k}\Omega$, $C_L = 50 \text{ pF}$

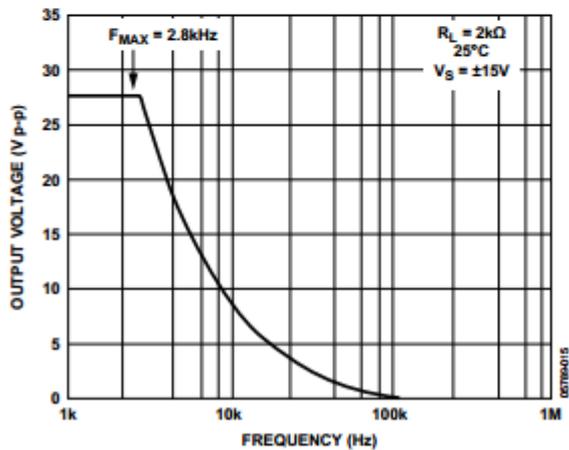


Figure 15. Large Signal Frequency Response

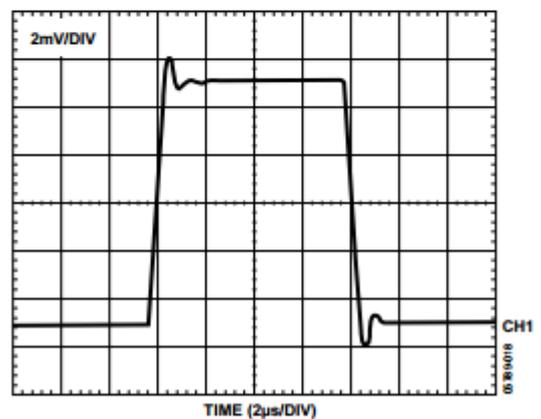


Figure 18. Small Signal Transient Response; $A_v = +1$, $R_L = 2 \text{ k}\Omega$, $C_L = 1000 \text{ pF}$

MATCHING CHARACTERISTICS

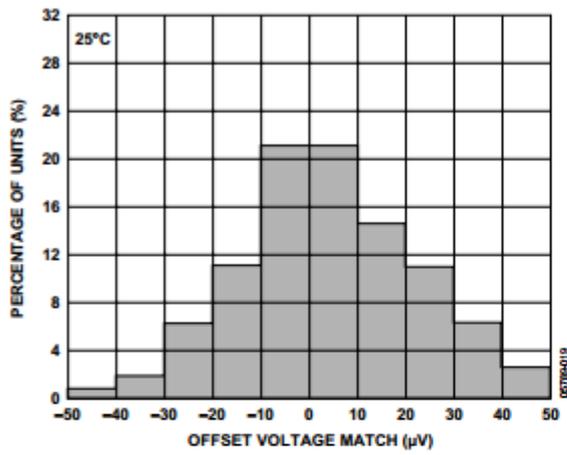


Figure 19. Typical Distribution of Offset Voltage Match

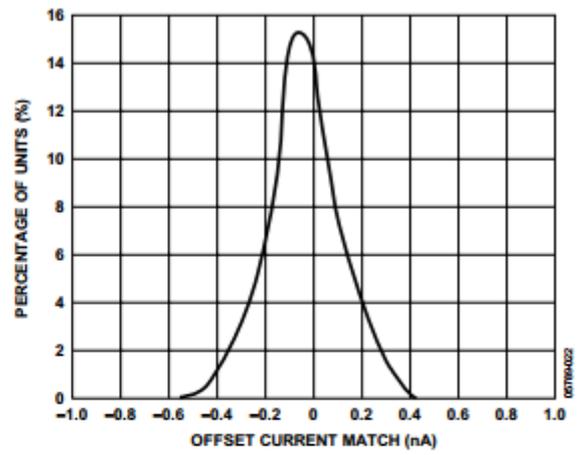


Figure 22. Typical Distribution of Input Offset Current Match

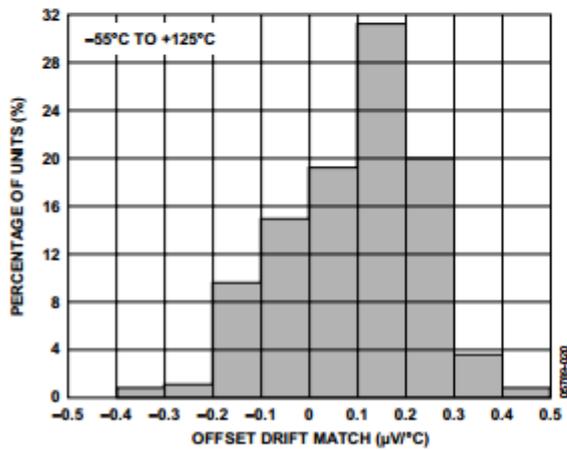


Figure 20. Typical Distribution of Offset Voltage Drift Match

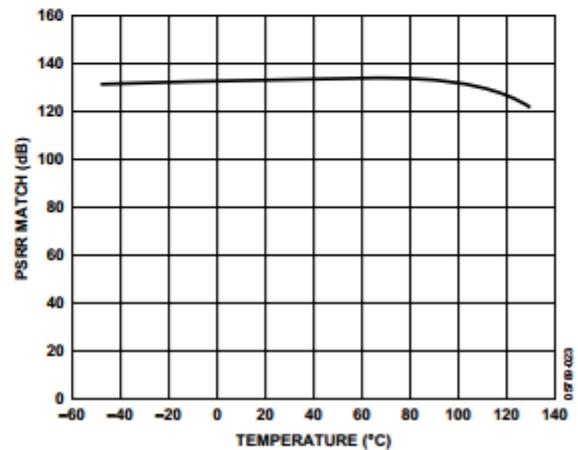


Figure 23. PSRR Match vs. Temperature

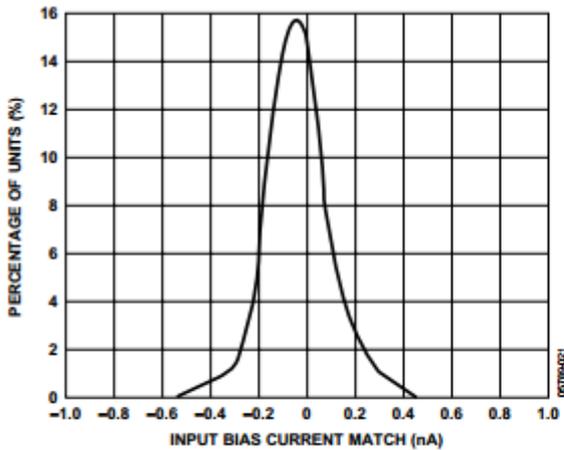


Figure 21. Typical Distribution of Input Bias Current Match

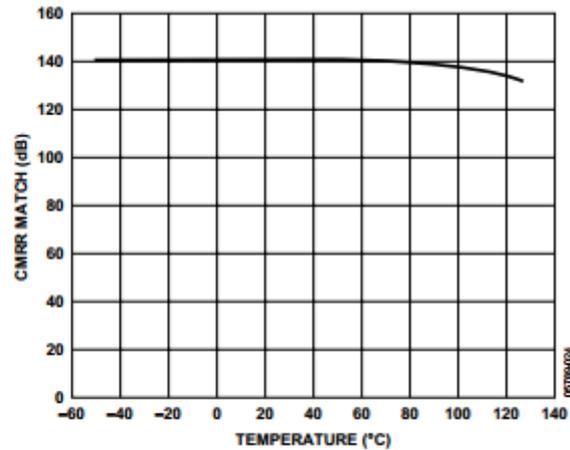


Figure 24. CMRR Match vs. Temperature

ОСОБЕННОСТИ И ПРЕИМУЩЕСТВА

- Очень высокие статические характеристики
Напряжение смещения: 30 мкВ, макс.
Дрейф напряжения смещения: 0.3 мкВ/°С, макс.
Шум напряжения: размах 0.35 мкВ, макс. в полосе от 0.1 Гц до 10 Гц
- Коэффициент усиления при разомкнутой цепи ОС 5000000 В/В, мин.
КОСС 130 дБ, мин.
Коэффициент ослабления пульсаций питания 120 дБ, мин.
- Согласование характеристик
Рассогласование напряжений смещения: 30 мкВ, макс.
Рассогласование дрейфа напряжения смещения: 0.3 мкВ/°С, макс.
Рассогласование КОСС 130 дБ, мин.
- Выпускается в 8-выводном корпусе PDIP и герметичных корпусах CERDIP и CERDIP/883B

AD708 – это обладающий повышенной точностью, двухканальный монолитный операционный усилитель (ОУ). Каждый из двух каналов усиления обладает превосходными статическими характеристиками, поддерживая наилучшие показатели максимального напряжения смещения и дрейфа напряжения смещения среди любых доступных на сегодняшний день двухканальных ОУ на биполярных транзисторах. Кроме того, компонент обладает наилучшим согласованием характеристик каналов среди любых доступных на сегодняшний день двухканальных ОУ.

AD708 устанавливает новые стандарты для двухканальных прецизионных ОУ, обеспечивая минимальный коэффициент усиления при разомкнутой цепи ОС 5 В/мкВ и гарантированно поддерживая размах входного напряжения шума не более 350 нВ (в полосе от 0.1 Гц до 10 Гц). Все статические характеристики демонстрируют превосходную стабильность в диапазоне температур: типичный дрейф напряжения равен 0.1 мкВ/°С, а максимальный дрейф входного тока смещения –25 пА/°С. Значения коэффициента ослабления синфазного сигнала (130 дБ, мин) и коэффициента ослабления пульсаций питания (120 дБ, мин) на порядок (в линейном масштабе) превышают аналогичные характеристики любого доступного на рынке одноканального монолитного ОУ, за исключением AD707.

AD708 имеет четыре версии с разными градациями производительности. AD708J работает в коммерческом температурном диапазоне от 0°С до +70°С и выпускается и выпускается в пластиковом корпусе mini-DIP. AD708A и AD708B работают в промышленном температурном диапазоне от -40°С до +85°С и выпускаются в корпусах cerdip и TO-99. AD708S работает в военном температурном диапазоне от -55°С до +125°С и выпускается в корпусах cerdip и TO-99. Доступны версии компонента для военного применения, соответствующие стандарту MIL-STD- 883B, Rev. C.

ФУНКЦИОНАЛЬНАЯ БЛОК-СХЕМА AD708

