

К533ЛП8, КБ533ЛП8-4

Микросхемы представляют собой четыре буферных элемента с тремя состояниями на выходе. Содержат 120 интегральных элементов. Корпус типа 401.14-4, масса не более 0,45 г.



Условное графическое обозначение К533ЛП8

Назначение выводов: 1 - вход $\overline{W1}$; 2 - вход X1; 3 - выход Y1; 4 - вход $\overline{W2}$; 5 - вход X2; 6 - выход Y2; 7 - общий; 8 - выход Y3; 9 - вход X3; 10 - вход $\overline{W3}$; 11 - выход Y4; 12 - вход X4; 13 - вход $\overline{W4}$; 14 - напряжение питания.

Таблица истинности

Вход		Выход
W1-W4	X1-X4	Y
0	0	0
0	1	1
1	0	Z
1	1	Z

Примечание: Z - высокоимпедансное состояние выхода.

Электрические параметры

Номинальное напряжение питания $5\text{В} \pm 5\%$
 Выходное напряжение низкого уровня $\leq 0,48\text{В}$
 Выходное напряжение высокого уровня $\geq 2,5\text{В}$
 Ток потребления $\leq 19,5\text{мА}$
 Входной ток низкого уровня по выводам 1, 2, 4, 5, 9, 10, 12, 13 $\leq |-0,38|\text{мА}$
 Входной ток высокого уровня по выводам 1, 2, 4, 5, 9, 10, 12, 13 $\leq 3\text{мкА}$

Выходной ток низкого уровня в состоянии «выключено» $\leq | -3 |$ мкА
 Входной ток высокого уровня в состоянии «выключено» ≤ 3 мкА
 Время задержки распространения при включении
 по выводам от 2 до 3; от 5 до 6; от 9 до 8; от 12 до 11 ≤ 18 нс
 Время задержки распространения при выключении
 по выводам от 2 до 3; от 5 до 6; от 9 до 8; от 12 до 11 ≤ 15 нс
 Время задержки перехода из третьего состояния в состояние
 низкого уровня по выводам от 1 до 3; от 4 до 6; от 10 до 8;
 от 13 до 11..... ≤ 25 нс
 Время задержки перехода из третьего состояния в состояние
 высокого уровня по выводам от 1 до 3; от 4 до 6; от 10 до 8;
 от 13 до 11 ≤ 20 нс