

**Микросхемы КР1561ИД6, КР1561ИД7** содержат по два дешифратора двухразрядного двоичного кода (входы А и В) в информацию на четырех выходах (0...3). Вход Е является разрешающим дешифрацию. При высоком уровне на входе Е дешифрация запрещается и на всех выходах КР1561ИД6 устанавливается низкий уровень, а у КР1561ИД7 — высокий. При низком уровне на входе Е разрешается дешифрация, на одном из выходов КР1561ИД6 устанавливается высокий уровень (номер выхода определяется состоянием входов А и В), а на одном из выходов КР1561ИД7 устанавливается низкий уровень. Таким образом КР1561ИД6 дешифрирует входное число в прямом коде, а КР1561ИД7 — в инверсном. Условное обозначение этих ИС приведено на рис. 5.



Рис. 5. Микросхемы типа  
ИД6 и ИД7

Таблица 1. Основные параметры дешифраторов

Тип микросхемы	$U_{\text{н.в.}}$	$U_{\text{вых}}^0$		$U_{\text{вых}}^1$		$I_{\text{вх}}$	$I_{\text{вых}}^0$	$I_{\text{вых}}^1$	$I_{\text{пот}}$	$I_{\text{ак.р}}^{1,0}$	$C_{\text{вх}}$
		В	В	В	В						
1	2	3	4	5	6	7	8	9	10	11	
К561ИД1	5	0,8	4,2	—	0,6	0,45	—	580	—	—	
	10	1,0	9,0	—	1,2	0,95	—	230	—	10	
	15	—	—	0,3	—	—	100	—	—	—	
564ИД1	5	0,8	4,2	—	0,6	0,45	—	580	—	—	
	10	—	—	0,05	—	—	10	—	—	10	
H564ИД1	10	1,0	9,0	—	1,2	0,95	—	230	—	—	
K176ИД2	9	0,3	8,2	$\pm 0,1$	—	—	100	850	—	—	
K176ИД3	9	0,3	7,0	$\pm 0,1$	—	—	100	850	—	—	
564ИД4	+5; -5	-4,0	4,0	0,05	0,9	-0,45	10	1200	7,5	—	
564ИД5	+5; -5	-4,0	4,0	0,05	0,9	-0,45	10	1200	7,5	—	
KR1561ИД6	5	0,5	4,5	—	0,51	0,51	—	440*	—	—	
	10	1,0	9,0	—	1,3	1,3	—	190*	—	—	
	15	1,5	13,5	0,1	3,4	3,4	100	140*	—	—	
KR1561ИД7	5	0,5	4,5	—	0,51	0,51	—	440*	—	—	
	10	1,0	9,0	—	1,3	1,3	—	190*	—	—	
	15	1,5	13,5	0,1	3,4	3,4	100	140*	—	—	

\* Для разных выходов параметр различен, пояснения смотрите в тексте.