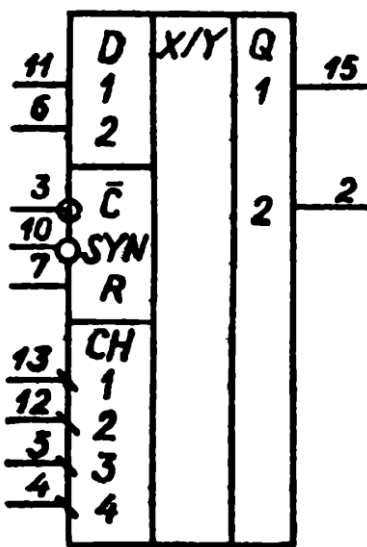


К700ЛП128-2

Микросхема представляет собой возбудитель линии. Содержит 169 интегральных элементов. Бескорпусная ИС, масса не более 0,025 г.

Назначение выводов: 1, 14, 16 — общие; 2 — выход Q2; 3 — вход установки в состояние высокий уровень \bar{C} ; 4 — вход контроль CH2; 5 — вход контроль CH3; 6 — вход D2; 7 — вход установки в состояние низкий уровень R; 8 — напряжение питания ($-U_{п1}$); 9 — напряжение питания ($U_{п2}$); 10 — вход синхронизации \bar{S} ; 11 — вход D1; 12 — вход контроль CH2; 13 — вход контроль CH1; 15 — выход Q1.



Условное графическое обозначение К700ЛП128-2

Электрические параметры

Номинальное напряжение питания ($U_{п1}, U_{п2}$)	$-5,2 \text{ В} \pm 5\%$ $5 \text{ В} \pm 5\%$
Выходное напряжение низкого уровня	$\leq 0,5 \text{ В}$
Выходное напряжение высокого уровня	$\geq 2,5 \text{ В}$
Входной ток высокого уровня:		
по входу 3	$\leq 0,62 \text{ мА}$
по входам 5, 12	$\leq 0,5 \text{ мА}$
по входам 6, 10, 11	$\leq 0,265 \text{ мА}$
по входу 7	$\leq 0,35 \text{ мА}$
Входной ток низкого уровня	$\leq 0,5 \text{ мкА}$
Ток потребления от источника питания $U_{п1}$	$\geq -97 \text{ мА}$
Ток потребления от источника питания $U_{п2}$	$\leq 73 \text{ мА}$

Ток короткого замыкания ≤ 260 мА

Время задержки распространения при включении

(выключении): вход 6 — выход 2;

вход 11 — выход 15 2...16 нс

Время установления сигнала высокого уровня:

входы 6, 10 — выход 2; входы 10, 11 — выход 15 ... ≤ 4 нс

Время удержания сигнала высокого уровня:

входы 6, 10 — выход 2; входы 10, 11 — выход 15 ... ≤ 3 нс

Время перехода при включении и выключении:

вход 6 — выход 2; вход 11 — выход 15 1...15 нс

Таблица истинности

D_1	\bar{S}	\bar{C}	R	$Q_{i(n+1)}$
X	X	1	X	0
X	1	X	1	0
0	0	0	X	0
X	1	0	0	$Q_{i(n)}$
1	0	0	X	1

Примечание. $i=0, 1, 2, 3$. X — любое состояние (1 или 0).