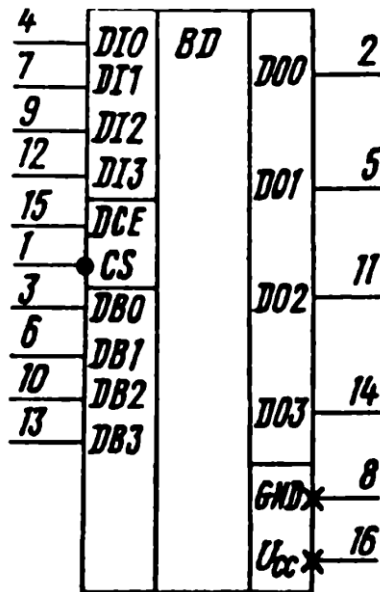


K589АП16, КМ589АП16

Микросхемы представляют собой шинный формирователь (4 - канальный коммутатор) и предназначены для управления магистральями (шинами) в цифровых вычислительных устройствах. Имеют в каждом канале 1 шину только для приема информации, 1 шину только для выдачи информации и 1 двунаправленную шину для приема и выдачи информации и обеспечивают подключение машинных слов длиной по 4 разряда по одному из двух направлений. Содержат 228 интегральных элементов. Корпус типа 238.16 - 2, масса не более 1,5 г и 201.16-6, масса не более 2,5 г.



Условное графическое обозначение K589АП16, КМ589АП16

Электрические параметры

- Номинальное напряжение питания 5 В ± 5%
- Выходное напряжение низкого уровня:
- при $I_{\text{вых}}^1 = 15$ мА для выходов 2, 5, 11, 14 < 0,5 В
 - при $I_{\text{вых}}^1 = 50$ мА для выходов 3, 6, 10, 13 < 0,7 В
- Выходное напряжение высокого уровня:
- для выходов 2, 5, 11, 14 > 3,65 В
 - для выходов 3, 6, 10, 13 > 2,4 В
- Ток потребления < 130 мА

Входной ток низкого уровня:

по входам 4, 7, 9, 12, 3, 6, 10, 13 $\leq | -0,25 | \text{ мА}$

по входам 1, 15 $\leq | -0,5 | \text{ мА}$

Входной ток высокого уровня:

по входам 4, 7, 9, 12 $\leq 0,04 \text{ мА}$

по входам 1, 15 $\leq 0,08 \text{ мА}$

Выходной ток высокого уровня в состоянии "выключено":

по входам 2, 5, 11, 14 $\leq 20 \text{ мкА}$

по входам 3, 6, 10, 13 $\leq 100 \text{ мкА}$

Выходной ток низкого уровня в состоянии "выключено":

по входам 2, 5, 11, 14 $\leq | -20 | \text{ мкА}$

по входам 3, 6, 10, 13 $\leq | -100 | \text{ мкА}$

Время задержки распространения сигнала:

от входов 4, 7, 9, 12 до выходов 3, 6, 10, 13 $\leq 30 \text{ нс}$

от входов 3, 6, 10, 13 до выходов 2, 5, 11, 14 $\leq 25 \text{ нс}$

от входов 1, 15 до выходов 3, 6, 10, 13, 2, 5, 11, 14 .. $\leq 65 \text{ нс}$