

**ЧЕТЫРЕХРАЗЯДНЫЙ РЕВЕРСИВНЫЙ СЧЕТЧИК
С ПАРАЛЛЕЛЬНЫМ ПЕРЕНОСОМ**

2ИЕ302А К2ИЕ302А
2ИЕ302Б К2ИЕ302Б

Режимы работы счетчика:

- 1) двоичный — 45 и 44; 42 и 43; 12 и 24; 40 и 39; 35 и 37.
- 2) двоично-пятиричный — 46 и 29.
- 3) двоично-десятичный — 45 и 44; 42 и 43; 46 и 29.

На все незадействованные входы необходимо подавать напряжение 2,4—3,0 В.

ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ
(при температуре $20 \pm 5^\circ \text{C}$)

Напряжение источника питания	+5 В $\pm 10\%$
Потребляемая мощность в динамическом режиме .	не более 1,4 Вт
Ток потребления в динамическом режиме Δ	не более 180 мА
Выходное напряжение логического «0» * Δ	не более 0,35 В
Выходное напряжение логической «1» * Δ	не менее 2,3 В
Помехоустойчивость статическая	не менее 0,5 В
Входной ток логического «0» Δ на выводах:	
4—9, 11, 13, 15, 16, 19, 20, 37, 39, 46	не более 1,6 мА
2, 3, 12	не более 3,2 мА
43	не более 6,4 мА
45	не более 8,0 мА
Входной ток логической «1» Δ на выводах:	
8, 9, 13, 37	не более 80 мкА
5, 6, 7, 11, 12, 16, 20, 39, 46	не более 160 мкА
2, 3,	не более 240 мкА
4, 15, 19, 43	не более 320 мкА
45	не более 480 мкА
Ток нагрузки на выводах:	
17, 21, 22	не более 15,5 мА
41, 47	не более 13,95 мА
42, 44	не более 12,4 мА
35	не более 10,85 мА
29, 31, 40	не более 9,3 мА
33	не более 7,75 мА
38	не более 6,2 мА
Частота установки Δ	2,5 МГц

Δ Параметр надежности в течение срока сохраняемости для микросхем 2ИЕ302 (А, Б).

* При $U_{\text{вх}}^0 = 1 \text{ В}$; $U_{\text{вх}}^1 = 1,8 \text{ В}$.

2ИЕ302А К2ИЕ302А
2ИЕ302Б К2ИЕ302Б

ЧЕТЫРЕХРАЗЯДНЫЙ РЕВЕРСИВНЫЙ СЧЕТЧИК
С ПАРАЛЛЕЛЬНЫМ ПЕРЕНОСОМ

Выходная частота счета Δ для микросхем:

2ИЕ302А, К2ИЕ302А при $f_{\text{вх}} = 5$ МГц на выводах	
22	0,5 МГц
44	2,5 МГц
2ИЕ302Б, К2ИЕ302Б при $f_{\text{вх}} = 8$ МГц на выводах	
22	0,8 МГц
44	4,0 МГц

НАДЕЖНОСТЬ

Электрические параметры в течение минимальной наработки:

выходное напряжение логического «0» *	не более 0,4 В
выходное напряжение логической «1» *	не менее 2,3 В

ПРЕДЕЛЬНО ДОПУСТИМЫЕ ЗНАЧЕНИЯ ПАРАМЕТРОВ
И РЕЖИМОВ ЭКСПЛУАТАЦИИ

Максимальный выходной втекающий ток логического «0» на выводах:

17, 21, 22	не более 20 мА
41, 47	не более 18 мА
42, 44	не более 16 мА
35	не более 14 мА
29, 31, 40	не более 12 мА
33	не более 10 мА
38	не более 8 мА

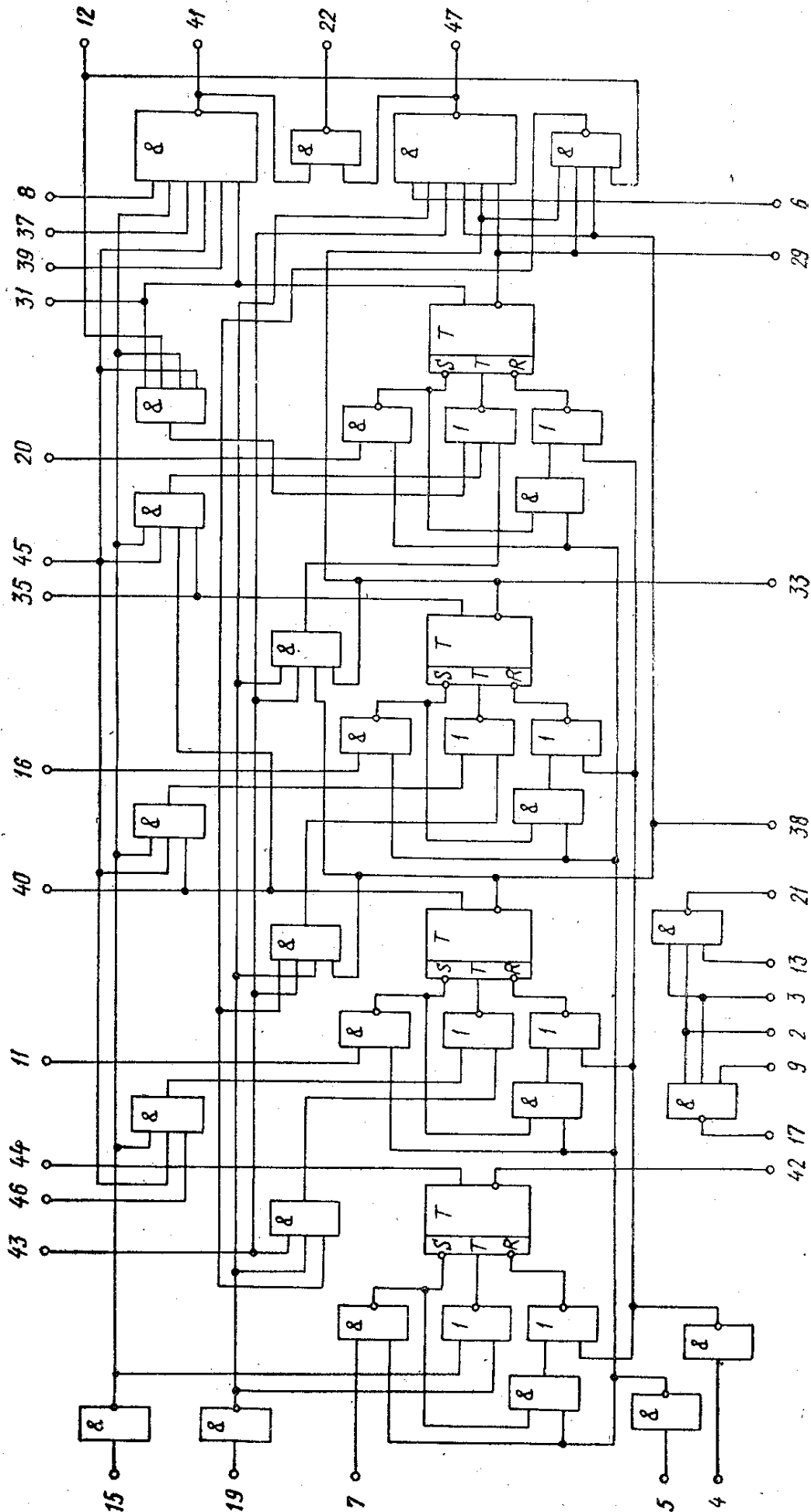
Δ Параметр надежности в течение срока сохраняемости для микросхем 2ИЕ302 (А, Б).

* При $U_{\text{вх}}^0 = 1$ В; $U_{\text{вх}}^1 = 1,8$ В.

ЧЕТЫРЕХРАЗРЯДНЫЙ РЕВЕРСИВНЫЙ СЧЕТЧИК
С ПАРАЛЛЕЛЬНЫМ ПЕРЕНОСОМ

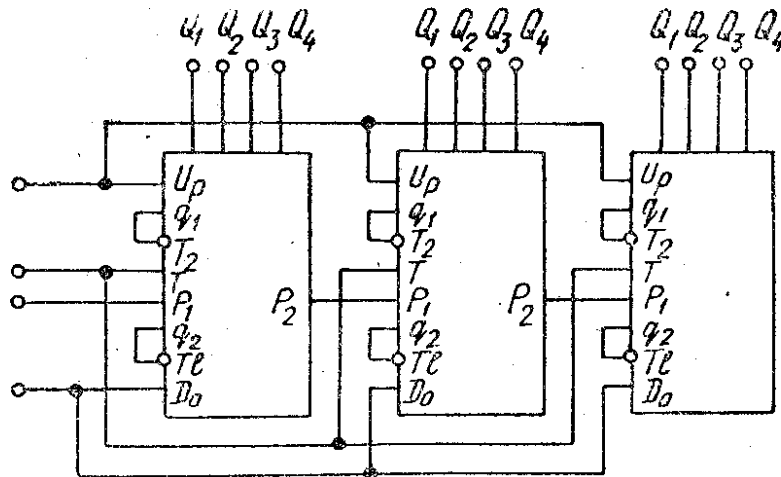
2ИЕ302А К2ИЕ302А
2ИЕ302Б К2ИЕ302Б

ФУНКЦИОНАЛЬНАЯ СХЕМА

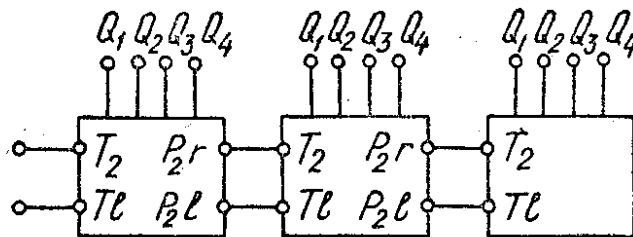


24, 25 — корпус 49, 50 — +5 В

ОДНОТАКТНАЯ СХЕМА СОЕДИНЕНИЯ СЧЕТЧИКОВ



ДВУХТАКТНАЯ СХЕМА СОЕДИНЕНИЯ СЧЕТЧИКОВ



Т-ТРИГГЕР

