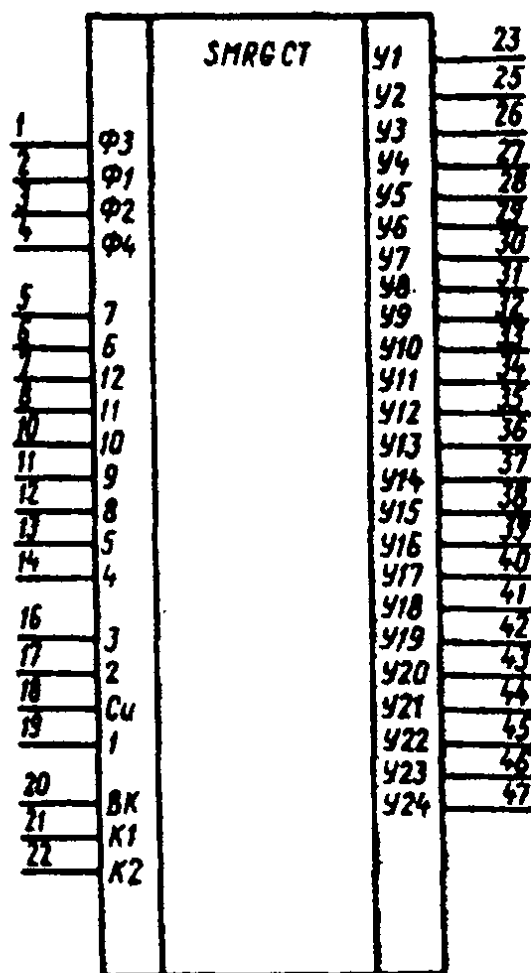


# K145ИК1807

Микросхема представляет собой микроконтроллер, предназначенный для управления периферийными устройствами. В составе управляющего устройства она обеспечивает ввод номера исполняемой программы; вывод номера исполняемой программы на двухразрядное индикаторное табло; занесение программы во внешнее операционное запоминающее устройство емкостью 256 восьмиразрядных слов; обращение к 4 внешним запоминающим устройствам емкостью 512 восьмиразрядных слов; автоматический поиск программы во внешнем запоминающем устройстве; выполнение заданной программы. Содержит 12417 интегральных элементов. Корпус типа 244.48-5, масса не более 7 г



Условное графическое обозначение K145ИК1807

Назначение выводов: 1 — тактовый сигнал Ф3; 2 — тактовый сигнал Ф1; 3 — тактовый сигнал Ф2; 4 — тактовый сигнал Ф4; 5 — вход 7; 6 — вход 6; 7 — вход 12; 8 — вход 11; 9, 15 — свободные; 10 — вход 10; 11 — вход 9; 12 — вход 8; 13 — вход 5; 14 — вход 4; 16 — вход 3; 17 — вход 2; 18 — вход СИ; 19 — вход 1; 20 — вход ВК; 21 — вход К1; 22 — вход К2; 23 — выход Y1; 24 — общий;

25 — выход Y2; 26 — выход Y3; 27 — выход Y4; 28 — выход Y5;  
 29 — выход Y6; 30 — выход Y7; 31 — выход Y8; 32 — выход Y9;  
 33 — выход Y10; 34 — выход Y11; 35 — выход Y12; 36 — выход  
 Y13; 37 — выход Y14; 38 — выход Y15; 39 — выход Y16; 40 —  
 выход Y17; 41 — выход Y18; 42 — выход Y19; 43 — выход Y20;  
 44 — выход Y21; 45 — выход Y22; 46 — выход Y23; 47 — выход  
 Y24; 48 — напряжение питания.

### Электрические параметры

Номинальное напряжение питания . . . . .	-27 В ± 5%
Выходное напряжение низкого уровня:	
на управляющих выходах . . . . .	< -1 В
на выходах СИ, P <sub>r</sub> , внешней коммутации (BK)	< -2 В
Выходное напряжение высокого уровня:	
на управляющих выходах . . . . .	≥ -2,5 В
на выходах СИ, P <sub>r</sub> , внешней коммутации	≥ -9,5 В
Напряжение лог. 1 тактовых сигналов	-25,6...-28,4 В
Напряжение лог. 0 тактовых сигналов . . . . .	0...-0,5 В
Напряжение лог. 1 сигнала входной инфор- мации . . . . .	-8,5...-28,4 В
Напряжение лог. 0 сигнала входной инфор- мации . . . . .	0...-2 В
Помехоустойчивость . . . . .	≥ -1 В
Динамический ток потребления	< 2 мА
Ток утечки:	
по выводам тактовых сигналов Ф1, Ф3	< 5 мкА
по выводам тактовых сигналов Ф2, Ф4	< 3 мкА
по входам	< 1 мкА
Входной ток:	
по входам К	< 0,5 мА
по остальным входам . . . . .	< 0,1 мА
Период следования импульсов тактовых сиг- налов . . . . .	5...25 мкс
Время перекрытия импульсов тактовых сиг- налов Ф1 и Ф2, Ф3 и Ф4 . . . . .	≥ 0,9 мкс

Интервалы времени между импульсами тактовых сигналов $\Phi 2$ и $\Phi 3$ , $\Phi 2$ и $\Phi 4$ , $\Phi 4$ и $\Phi 1$ , $\Phi 4$ и $\Phi 2$ . . . . .	0,1...12,5 мкс
Длительность фронта и спада импульсов тактовых сигналов $\Phi 1$ , $\Phi 2$ , $\Phi 3$ , $\Phi 4$ . . . . .	0...2 мкс
Длительность импульсов тактовых сигналов:	
$\Phi 1$ , $\Phi 3$ . . . . .	$\geq 0,9$ мкс
$\Phi 2$ , $\Phi 4$ . . . . .	$\geq 1,8$ мкс
Выходное сопротивление управляющих входов.	
в состоянии лог. 0 . . . . .	$\leq 1$ кОм
в состоянии лог 1 . . . . .	$\geq 1000$ кОм
Сопротивление нагрузки на выходах СИ, Рг, ВК	$\geq 1$ МОм
Емкость нагрузки:	
на управляющих выходах	$\leq 500$ пФ
на выходах СИ, Рг, ВК	$\leq 60$ пФ
Входная емкость . . . . .	$\leq 10$ пФ
Емкость выводов тактовых сигналов:	
$\Phi 1$ , $\Phi 3$ . . . . .	$\leq 250$ пФ
$\Phi 2$ , $\Phi 4$ . . . . .	$\leq 180$ пФ

### Предельно допустимые режимы эксплуатации

Максимальное отрицательное напряжение на выводах	$\leq -30$ В
Максимальный ток, вытекающий по выводу «корпус» при положительных напряжениях на остальных выводах	$\leq -1$ мА
Максимальная рассеиваемая мощность	$\leq 250$ мВт
Температура окружающей среды	$-10 \dots +55$ °С