Микросхема представляет собой два независимых D-триггера, срабатывающих по положительному фронту тактового сигнала.

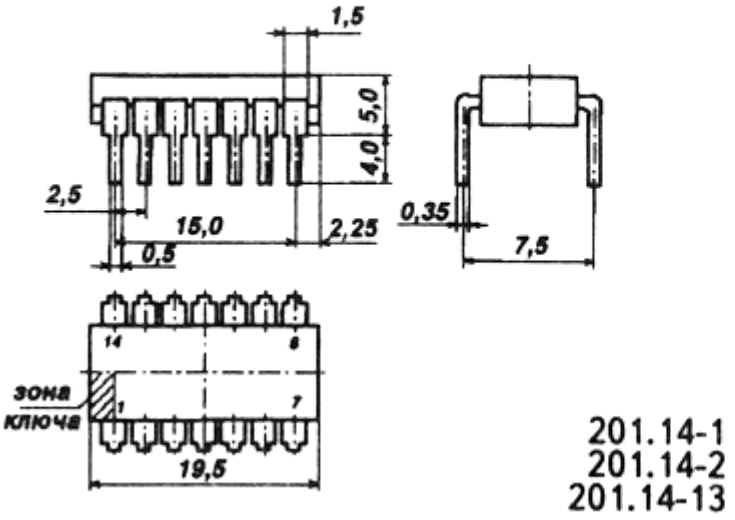
Таблица истинности

ВЫХОДЫ				ВХОДЫ
S	R	C	D	Q
L	H	x	x	H
H	L	x	x	L
L	L	x	x	?
H	H	LtoH	H	H
H	H	LtoH	L	L
H	H	L	x	Qo

?-неопределённое состояние выхода

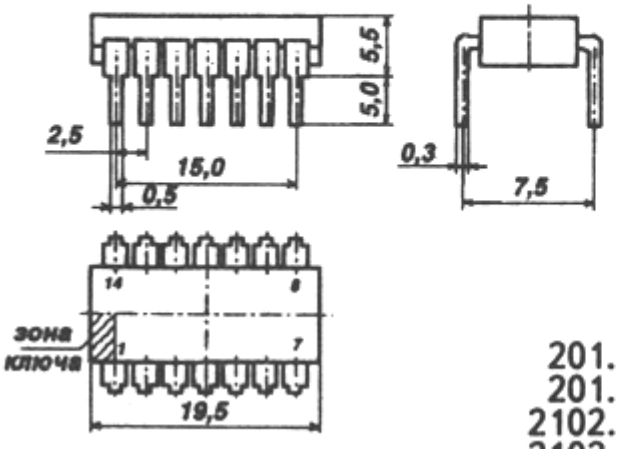
Корпус К155ТМ2 типа 201.14-2, масса не более 1 г и у КМ155ТМ2 типа 201.14-8, масса не более 2,2 г.

Корпус ИМС К155ТМ2



201.14-1
201.14-2
201.14-13

Корпус ИМС КМ155ТМ2



201.14-8
201.14-9
2102.14-2
2102.14-3

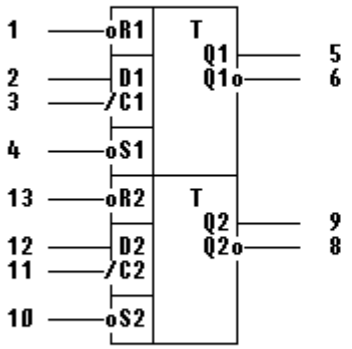
Электрические параметры

1	Номинальное напряжение питания	5 В ± 5 %
2	Выходное напряжение низкого уровня	не более 0,4 В
3	Выходное напряжение высокого уровня	не менее 2,4 В
4	Напряжение на антизвонном диоде	не менее -1,5 В
5	Входной ток низкого уровня по входам 2,4,10,12 по входам 1,3,11,13	 не более -1,6 мА не более -3,2 мА
6	Входной ток высокого уровня по входам 2,12 по входам 4,3,11,10	 не более 0,04 мА не более 0,08 мА
7	Входной пробивной ток	не более 1 мА
8	Ток короткого замыкания	-18...-55 мА
9	Ток потребления	не более 30 мА
10	Потребляемая статическая мощность на один триггер	не более 78,75 мВт
11	Время задержки распространения при включении	не более 40 нс
12	Время задержки распространения при выключении	не более 25 нс
13	Тактовая частота	не более 15 мГц

Зарубежные аналоги

SN7474N, SN7474J

Условное графическое обозначение



1 - инверсный вход установки "0" R1;
2 - вход D1;
3 - вход синхронизации C1;
4 - инверсный вход установки "1" S1;
5 - выход Q1;
6 - выход инверсный Q1;
7 - общий;
8 - выход инверсный Q2;
9 - вход Q2;
10 - инверсный вход установки "1" S2;
11 - вход синхронизации C2;
12 - вход D2;
13 - инверсный вход установки "0" R2;
14 - напряжение питания;