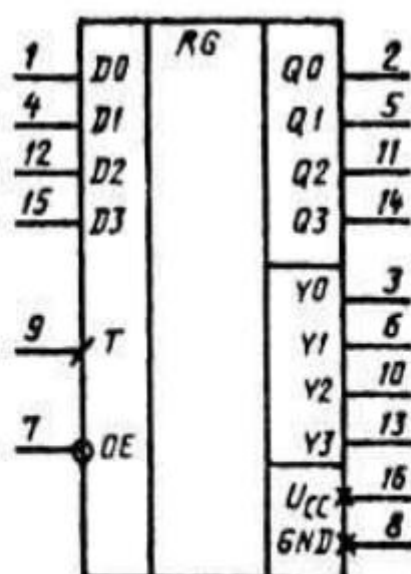


К1804ИР1, КМ1804ИР1, КС1804ИР1

Микросхемы представляют собой 4-разрядный параллельный регистр и предназначены для применения в составе центральных процессоров микро-ЭВМ и других вычислительных устройств в качестве универсального регистра (адреса, данных, команд, состояния). Допускают неограниченное наращивание разрядности. Содержат 4 динамических D-триггера, запись данных в которые происходит по положительному фронту сигнала на входе Т. Выходы триггеров подключены к выводам Q0...Q3 и через буферы с тремя состояниями к выводам Y0...Y3.

Содержат 219 интегральных элементов. Корпус типа 201.16-13, масса не более 1,6 г и 2103.16-3, масса не более 2,4 г.



Условное графическое обозначение КМ1804ИР1

Назначение выводов: 1 - вход данных, 0 разряд; 2 - выход данных, 0 разряд; 3 - выход управляемый, 0 разряд; 4 - вход данных, 1 разряд; 5 - выход данных, 1 разряд; 6 - выход управляемый, 1 разряд; 7 - вход разрешения Y - выходов; 8 - общий; 9 - тактовый; 10 - выход управляемый, 2 разряд; 11 - выход данных, 2 разряд; 12 - вход данных, 2 разряд; 13 - выход управляемый, 3 разряд; 14 - выход данных, 3 разряд; 15 - вход данных, 3 разряд; 16 - напряжение питания.

Таблица истинности

Сигналы на входах			Сигналы на выходах		Сигналы на входах			Сигналы на выходах	
\overline{OE}	T	Di	Qi	Yi	\overline{OE}	T	Di	Qi	Yi
1	0	X	NC	Z	0	┐	0	0	0
1	1	X	NC	Z	0	┐	1	1	1
1	┐	0	0	Z	0	0	X	NC	NC
1	┐	1	1	Z	0	1	X	NC	NC

Примечание. При $\overline{OE} = 0$, $Yi = Qi$; X - состояние входа безразлично; NC - без изменений; Z - состояние «выключено»; ┐ - положительный перепад.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня:	
- по выводам 2, 5, 11, 14	≥ 2,7 В
- по выводам 3, 6, 10, 13	≥ 2,4 В
Прямое падение напряжения на антизвонном диоде	≤ -1,5 В
Ток потребления при $U_n = 5,25$ В	≤ 130 мА
Ток короткого замыкания на выходе	-40...-100 мА
Входной ток низкого уровня	≤ -2 мА
Входной ток высокого уровня	≤ 50 мкА
Выходной ток высокого уровня в состоянии «выключено»	≤ 50 мкА
Выходной ток низкого уровня в состоянии «выключено»	≤ -50 мкА
Время задержки распространения сигнала при включении (выключении) от входов до выходов при $C_n = 50$ пФ	≤ 21 нс